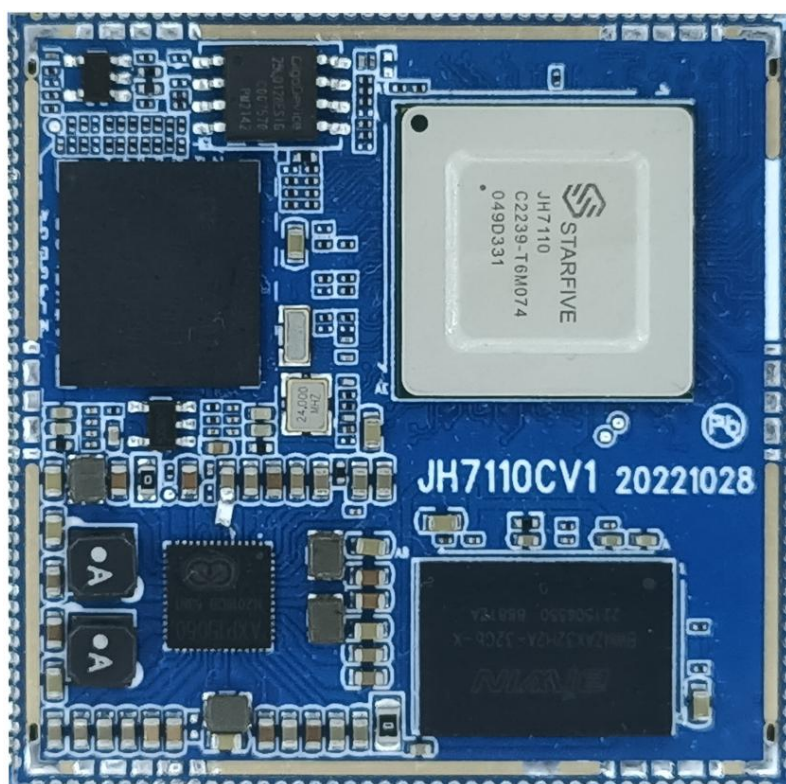


X7110 核心板

使用手册



深圳市九鼎创展科技有限公司

www.9tripod.com



版权声明

本手册版权归属深圳市九鼎创展科技有限公司所有，并保留一切权力。非经九鼎创展同意(书面形式)，任何单位及个人不得擅自摘录本手册部分或全部，违者我们将追究其法律责任。

敬告：

在售开发板的手册会经常更新，请在 <http://www.9tripod.com> 网站下载最新手册，不再另行通知。

版本说明

版本号	日期	作者	描述
Rev.01	2023-02-10	九鼎创展	原始版本



技术支持

如果您对文档有所疑问，您可以在办公时间（星期一至星期五上午 9:00~12:00；下午 1:30~6:00）通过技术 QQ 群、E-mail、BBS 论坛（<http://bbs.9tripod.com>）、或联系业务人员获取支持。

网 址： www.9tripod.com

E - mail: supports@9tripod.com

销售与服务网络

公司：深圳市九鼎创展科技有限公司

地址：深圳市宝安区洪浪北二路信义领御研发中心 1 栋 1412-1416

电话：0755-33121205

网址：<http://www.9tripod.com>

论坛：<http://bbs.9tripod.com>，<http://x.9tripod.com>

淘宝：<http://armeasy.taobao.com>

阿里：<http://armeasy.1688.com>

速卖通：www.aliexpress.com/store/2340163

技术交流 QQ 群	QQ 群号
X4418/ibox4418 论坛	199358213
x6818/ibox6818 论坛	580119446
RK3566/3568/3288 交流群	159144256
RK3128/1808/PX30 交流群	573696929
RK3588/3399/3399PRO 交流群	817913100
MTK 平台交流群	630291376
全志平台交流群	436993280



热烈欢迎广大同仁扫描右侧九鼎创展官方公众微信号，关注有礼，您将优先得知九鼎创展最新动态！



目录

版权声明	2
第 1 章 JH7110 核心板简介	6
1.1 产品简介	6
1.2 核心板特性	6
1.2.1 特性参数	6
1.2.2 核心板外观	7
1.2.3 核心板结构图	8
1.2.4 核心板结构参数	9
第 2 章 引脚定义	10
2.1 核心板引脚定义 1	10
2.2 核心板引脚定义 2	11
2.3 核心板引脚定义 3	12
2.4 核心板引脚定义 4	14
2.5 硬件设计	14
2.5.1 管脚描述	14
2.5.2 核心板 GPIO 电平	15
2.5.3 电源设计	15
2.5.4 USB 设计	15
2.5.5 HDMI 设计	15
2.5.6 MIPI 设计	16
第 3 章 其他产品介绍	17
3.1 核心板系列	17
3.2 开发板系列	17
3.3 卡片电脑系列	18



第 1 章 JH7110 核心板简介

1.1 产品简介

X7110CV1 是基于赛昉科技 JH7110 CPU 的一款核心板，它由深圳市九鼎创展科技有限公司自主研发，生产并销售。

JH7110 是赛昉科技推出的新一代 RISC-V 处理器，JH7110 配备了一个 64 位高性能四核 RISC-V 处理器内核，共享 2MB 二级缓存，工作频率高达 1.5GHz。JH7110 具有丰富的接口，支持 Linux 操作系统，强大的图像和视频处理系统。StarFive ISP 与主流相机传感器兼容，内置图像/视频处理子系统，支持 H264/H265/JPEG 编解码器，以及 4K@30fps 显示，集成 GPU 使其图像处理能力更强，例如 3D 渲染。通过高性能的 OpenCL/OGL-ES/Vulkan 支持，JH7110 可以进一步提高智能和效率。JH7110 可以完成各种复杂的图像/视频处理和智能视觉计算。此外，它还满足多种边缘视觉实时处理要求。

1.2 核心板特性

JH7110 核心板具有以下特性：

- 最佳尺寸，保证引出全部 GPIO 口的同时，尺寸仅 45mm*45mm；
- 系统供电使用 PMU，在保证工作稳定可靠的同时，成本足够低廉；
- 支持多种品牌，多种容量的 emmc；
- 使用 LPDDR4 设计，最大支持 8GB 容量；
- 支持电源休眠唤醒；
- 支持双千兆以太网、MIPI-CSI、MIPI-DSI、PCIE、USB3.0 等高速总线；
- 采用 172PIN 邮票孔封装；
- 已验证各种可靠性实验；

1.2.1 特性参数

系统配置	
CPU	JH7110
主频	1.5GHz
RAM	2GB 或 4GB 或 8GB
ROM	4GB 或 8GB 或 16GB 或 32GB 或 64GB
电源 IC	使用 AXP15060，支持动态调频

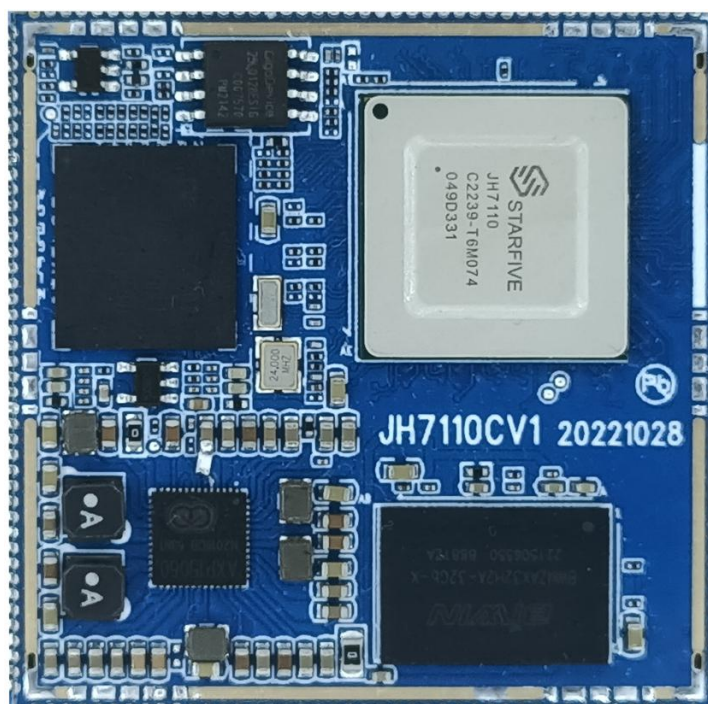
接口参数	
LCD 接口	MIPI-DSI(MAX 2K@30fps)
Touch 接口	电容触摸，I2C 接口
音频接口	IIS/PCM/PDM/SPDIF
SD 卡接口	1 路 SDIO 输出通道
emmc 接口	板载 emmc 接口，管脚不另外引出
以太网接口	可支持双千兆以太网接口
USB HOST2.0 接口	1 路
USB HOST3.0 接口	1 路
UART 接口	6 路



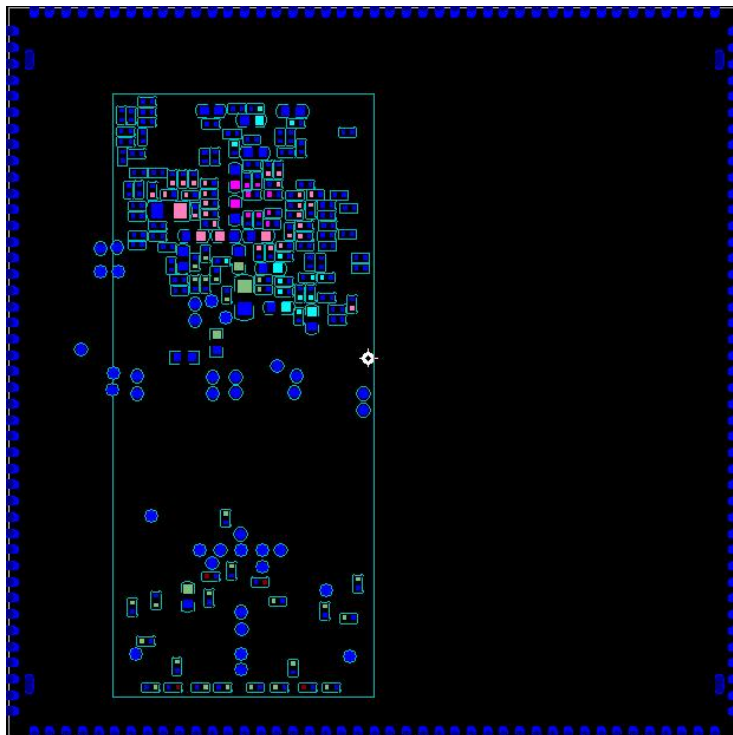
PWM 接口	8 路 PWM 输出
IIC 接口	7 路
SPI 接口	7 路
CAN 接口	2 路
Camera 接口	1 路 MIPI-CSI 输入
HDMI 接口	1 路 HDMI2.0 TX
PCIE 接口	1 路 PCIe2.0

电气特性	
输入电压/电流	VCC5V0_SYS/3A
输出电压/电流	VCC_3V3_SYS_OUT/1A(用于同电压域外设供电); VCC_1V8_1/500MA(用于同电压域 IO 上拉); VDD33_IO/1A (用于同电压域外设供电);
工作温度	0~70 度
储存温度	-10~50 度

1.2.2 核心板外观



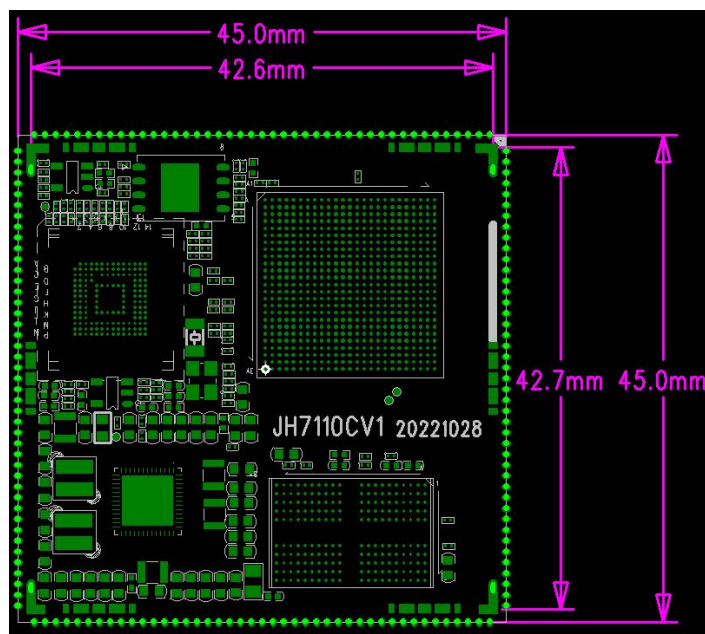
核心板正面图



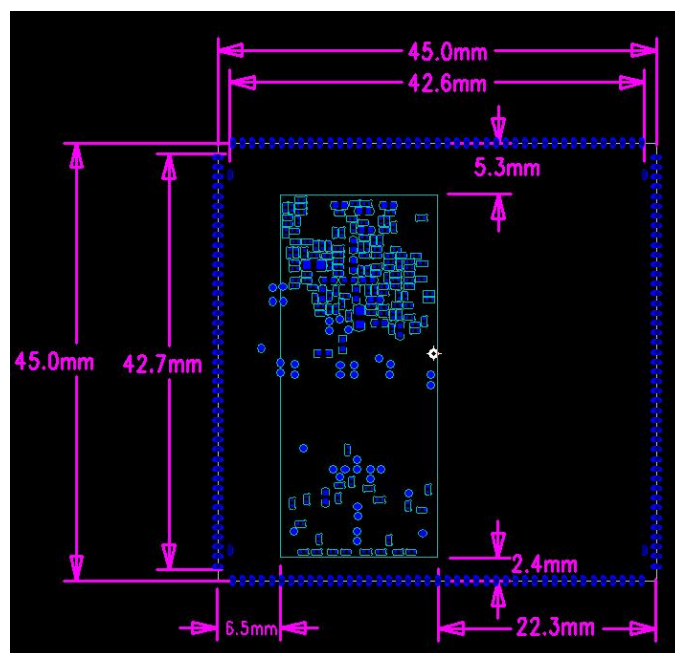
核心板背面图

1.2.3 核心板结构图

核心板结构尺寸及管脚排列:



TOP 层



BOT 层

1.2.4 核心板结构参数

结构参数	
外观	邮票孔封装
核心板尺寸	45mm*45mm*3mm
引脚间距	1mm
引脚数量	172PIN
板层	8 层
翘曲度	小于 0.5%



第2章 引脚定义

2.1 核心板引脚定义 1

核心板引脚定义 1			
引脚编号	信号	类型	描述
1	50R_MIPITX_L1P	MIPI LCD 接口信号	不能用作 GPIO 口
2	50R_MIPITX_L1N	MIPI LCD 接口信号	不可用作 GPIO 口
3	50R_MIPITX_L0P	MIPI LCD 接口信号	不可用作 GPIO 口
4	50R_MIPITX_L0N	MIPI LCD 接口信号	不可用作 GPIO 口
5	HDMI_TXCLKN_PORT	HDMI 输出接口信号	不可用作 GPIO 口
6	HDMI_TXCLKP_PORT	HDMI 输出接口信号	不可用作 GPIO 口
7	HDMI_TX0N_PORT	HDMI 输出接口信号	不可用作 GPIO 口
8	HDMI_TX0P_PORT	HDMI 输出接口信号	不可用作 GPIO 口
9	HDMI_TX1N_PORT	HDMI 输出接口信号	不可用作 GPIO 口
10	HDMI_TX1P_PORT	HDMI 输出接口信号	不可用作 GPIO 口
11	HDMI_TX2N_PORT	HDMI 输出接口信号	不可用作 GPIO 口
12	HDMI_TX2P_PORT	HDMI 输出接口信号	不可用作 GPIO 口
13	GND	系统地	
14	45R_USB20_DM	USB2.0 接口信号	不可用作 GPIO 口
15	45R_USB20_DP	USB2.0 接口信号	不可用作 GPIO 口
16	50R_PCIE0_TXP/50R_USB30_TXP	PCIE/USB3.0 复用接口信号	不可用作 GPIO 口
17	50R_PCIE0_TXN/50R_USB30_TXN	PCIE/USB3.0 复用接口信号	不可用作 GPIO 口
18	50R_PCIE0_RXP/50R_USB30_RXP	PCIE/USB3.0 复用接口信号	不可用作 GPIO 口
19	50R_PCIE0_RXN/50R_USB30_RXN	PCIE/USB3.0 复用接口信号	不可用作 GPIO 口
20	50R_PCIE0_CKREFP	PCIE 接口信号	不可用作 GPIO 口
21	50R_PCIE0_CKREFN	PCIE 接口信号	不可用作 GPIO 口
22	50R_PCIE1_TXN	PCIE 接口信号	不可用作 GPIO 口
23	50R_PCIE1_TXP	PCIE 接口信号	不可用作 GPIO 口
24	50R_PCIE1_CKREFP	PCIE 接口信号	不可用作 GPIO 口
25	50R_PCIE1_CKREFN	PCIE 接口信号	不可用作 GPIO 口
26	50R_PCIE1_RXP	PCIE 接口信号	不可用作 GPIO 口
27	50R_PCIE1_RXN	PCIE 接口信号	不可用作 GPIO 口
28	GND	系统地	
29	USB_VBUS18	USB 插入检测信号	不可用作 GPIO 口
30	HDMI_I2C_SCL_GPIO0	HDMI 输出/GPIO 复用接口信号	3.3V 电平
31	HDMI_I2C_SDA_GPIO1	HDMI 输出/GPIO 复用接口信号	3.3V 电平



		号	
32	HDMI_CEC_GPIO14	HDMI 输出/GPIO 复用接口信号	3.3V 电平
33	HDMI_HPD_GPIO15	HDMI 输出/GPIO 复用接口信号	3.3V 电平
34	UART0_TX_GPIO5	串口 0/GPIO 复用口信号	3.3V 电平
35	UART0_RX_GPIO6	串口 0/GPIO 复用口信号	3.3V 电平
36	DSI_I2C_SDA_GPIO2	I2C/GPIO 复用接口信号	3.3V 电平
37	DSI_I2C_SCL_GPIO3	I2C/GPIO 复用接口信号	3.3V 电平
38	I2C_SCL_GPIO19	I2C/GPIO 复用接口信号	3.3V 电平
39	I2C_SDA_GPIO20	I2C/GPIO 复用接口信号	3.3V 电平
40	CSI_PWDN0_GPIO18	GPIO18	3.3V 电平
41	CSI_I2C_SCL_GPIO16	I2C/GPIO 复用接口信号	3.3V 电平
42	CSI_I2C_SDA_GPIO17	I2C/GPIO 复用接口信号	3.3V 电平
43	GND	系统地	
44	GND	系统地	
45	SD_SDIO0_CD_GPIO41	SDIO/GPIO 复用接口信号	3.3V 电平
46	SD_SDIO1_D3_GPIO8	SDIO/GPIO 复用接口信号	3.3V 电平
47	SD_SDIO1_CMD_GPIO9	SDIO/GPIO 复用接口信号	3.3V 电平
48	SD_SDIO1_D0_GPIO11	SDIO/GPIO 复用接口信号	3.3V 电平
49	SD_SDIO1_D1_GPIO12	SDIO/GPIO 复用接口信号	3.3V 电平
50	SD_SDIO1_D2_GPIO7	SDIO/GPIO 复用接口信号	3.3V 电平

2.2 核心板引脚定义 2

核心板引脚定义 2			
引脚编号	信号	类型	描述
51	SD_SDIO1_CLK_GPIO10	SDIO/GPIO 复用接口信号	
52	GND	系统地	
53	GMAC_PHYRSTN_GPIO13	网络 PHY/GPIO 复用接口信号	
54	GMAC1_TXEN	网络 PHY 接口信号	不可用作 GPIO 口
55	GMAC1_TXDC	网络 PHY 接口信号	不可用作 GPIO 口
56	GMAC1_TXD3	网络 PHY 接口信号	不可用作 GPIO 口
57	GMAC1_TXD2	网络 PHY 接口信号	不可用作 GPIO 口
58	GMAC1_TXD1	网络 PHY 接口信号	不可用作 GPIO 口
59	GMAC1_TXD0	网络 PHY 接口信号	不可用作 GPIO 口
60	GMAC1_RXDV	网络 PHY 接口信号	不可用作 GPIO 口
61	GMAC1_RXC	网络 PHY 接口信号	不可用作 GPIO 口
62	GMAC1_RXD0	网络 PHY 接口信号	不可用作 GPIO 口
63	GMAC1_RXD1	网络 PHY 接口信号	不可用作 GPIO 口
64	GMAC1_RXD2	网络 PHY 接口信号	不可用作 GPIO 口



65	GMAC1_RXD3	网络 PHY 接口信号	不可用作 GPIO 口
66	GMAC1_MDC	网络 PHY 接口信号	不可用作 GPIO 口
67	GMAC1_MDIO	网络 PHY 接口信号	不可用作 GPIO 口
68	GND	系统地	
69	GMAC0_TXEN	网络 PHY 接口信号	不可用作 GPIO 口
70	GMAC0_TXDC	网络 PHY 接口信号	不可用作 GPIO 口
71	GMAC0_TXD0	网络 PHY 接口信号	不可用作 GPIO 口
72	GMAC0_TXD1	网络 PHY 接口信号	不可用作 GPIO 口
73	GMAC0_TXD2	网络 PHY 接口信号	不可用作 GPIO 口
74	GMAC0_TXD3	网络 PHY 接口信号	不可用作 GPIO 口
75	GMAC0_RXDV	网络 PHY 接口信号	不可用作 GPIO 口
76	GMAC0_RXC	网络 PHY 接口信号	不可用作 GPIO 口
77	GMAC0_RXD0	网络 PHY 接口信号	不可用作 GPIO 口
78	GMAC0_RXD1	网络 PHY 接口信号	不可用作 GPIO 口
79	GMAC0_RXD2	网络 PHY 接口信号	不可用作 GPIO 口
80	GMAC0_RXD3	网络 PHY 接口信号	不可用作 GPIO 口
81	GMAC0_MDC	网络 PHY 接口信号	不可用作 GPIO 口
82	GMAC0_MDIO	网络 PHY 接口信号	不可用作 GPIO 口
83	PWRON	开机信号（高有效）	不可用作 GPIO 口
84	PWROK	PMU 工作指示信号	不可用作 GPIO 口
85	+VDD1833_GPIO4	核心板 3.3V-1 输出	保留，不建议使用
86	GND	系统地	
87	GND	系统地	
88	VCC_3V3_SYS_OUT	核心板 3.3V-1 输出	限制电流 1A，可给底板 SDIO、mipi 外设芯片供电
89			
90			
91	VCC5V0_SYS	核心板 5V 输入	建议电流 3A 或以上，纹波控制在 100mV 内
92			
93			
94	GND	系统地	
95			
96			
97	VDD33_IO	核心板 3.3V-2 输出	限制电流 1A，可给底板网络 PHY 芯片供电
98			
99			
100	VCC_1V8_1	核心板 1.8V-2 输出	可给底板音频 CODEC 和 PHY IO 供电

2.3 核心板引脚定义 3

核心板引脚定义 3			
引脚编号	信号	类型	描述
101	VCC_1V8_1	核心板 1.8V-3 输出	可给底板音频 CODEC



			和 PHY IO 供电
102	BOOT_MODE_RGPI00	启动模式选择 1	不可用作 GPIO 口
103	BOOT_MODE_RGPI01	启动模式选择 2	不可用作 GPIO 口
104	System Sleep_Wake	系统唤醒信号	不可用作 GPIO 口
105	VDD18_IO	核心板 1.8V-4 输出	保留, 不建议使用
106	VDD18_AON	核心板 1.8V-5 输出	保留, 不建议使用
107			
108	SYS_RSTN	系统复位信号	不可用作 GPIO 口
109	LCD_RESET	GPIO23	3.3V 电平
110	TP_INT_L	GPIO30	3.3V 电平
111	GPIO24_PWM	PWM/GPIO 复用	3.3V 电平
112	TP_RST_L	GPIO31	3.3V 电平
113	DAC_PWML_GPIO33	PWM/GPIO 复用	3.3V 电平
114	DAC_PWMR_GPIO34	PWM/GPIO 复用	3.3V 电平
115	GPIO_RST_GPIO35	GPIO35	3.3V 电平
116	PCIE0_PRSN_GPIO27	GPIO27	3.3V 电平
117	PCIE0_PERSTN_GPIO26	GPIO26	3.3V 电平
118	PCIE1_PWREN_H_GPIO21	GPIO21	3.3V 电平
119	PCIE1_PRSN_GPIO29	GPIO29	3.3V 电平
120	PCIE1_PERSTN_GPIO28	GPIO28	3.3V 电平
121	PCIE0_PWREN_H_GPIO32	GPIO32	3.3V 电平
122	PCIE0_WL_ON_GPIO50	GPIO50	3.3V 电平
123	PCIE0_BT_ON_GPIO56	GPIO56	3.3V 电平
124	HP_IRQ_GPIO40	GPIO40	3.3V 电平
125	SOC_PCM_SYNC_GPIO60	GPIO60	3.3V 电平
126	SOC_PCM_OUT_GPIO55	GPIO55	3.3V 电平
127	SOC_UART_RX_GPIO43	GPIO43	3.3V 电平
128	SOC_UART_TX_GPIO45	GPIO45	3.3V 电平
129	GND	系统地	
130	GND	系统地	
131	SOC_UART_RTS_GPIO46	GPIO46	3.3V 电平
132	SOC_UART_CTS_GPIO47	GPIO47	3.3V 电平
133	SOC_PCM_IN_GPIO54	GPIO54	3.3V 电平
134	SOC_PCM_CLK_GPIO53	GPIO53	3.3V 电平
135	GPIO48_CAN_RXD	CAN/GPIO 复用信号	3.3V 电平
136	GPIO49_CAN_TXD	CAN/GPIO 复用信号	3.3V 电平
137	I2S_SCLK_GPIO38	I2S/GPIO 复用信号	3.3V 电平
138	I2S_ASDOUT_GPIO61	I2S/GPIO 复用信号	3.3V 电平
139	I2S_DSDIN_GPIO44	I2S/GPIO 复用信号	3.3V 电平
140	I2S_MCLK_GPIO4	I2S/GPIO 复用信号	3.3V 电平



141	I2S_LRCK_GPIO63	I2S/GPIO 复用信号	3.3V 电平
142	I2S_I2C_SDA_GPIO58	ISC/GPIO 复用信号	3.3V 电平
143	I2S_I2C_SCL_GPIO57	ISC/GPIO 复用信号	3.3V 电平
144	GPIO36	GPIO36	3.3V 电平
145	GPIO39	GPIO39	3.3V 电平
146	GPIO37	GPIO37	3.3V 电平
147	GPIO51	GPIO51	3.3V 电平
148	GPIO25	GPIO25	3.3V 电平
149	STS_PWR_GPIO42	GPIO42	3.3V 电平
150	MIPI_PWR_EN	GPIO22	3.3V 电平

2.4 核心板引脚定义 4

核心板引脚定义 4			
引脚编号	信号	类型	描述
151	GPIO59_TXD	GPIO59	3.3V 电平
152	GPIO52_RXD	GPIO52	3.3V 电平
153	GND	系统地	
154	50R_MIPIRX_DN0	MIPI 摄像头接口信号	不可用作 GPIO 口
155	50R_MIPIRX_DP0	MIPI 摄像头接口信号	不可用作 GPIO 口
156	50R_MIPIRX_DN1	MIPI 摄像头接口信号	不可用作 GPIO 口
157	50R_MIPIRX_DP1	MIPI 摄像头接口信号	不可用作 GPIO 口
158	50R_MIPIRX_DN2	MIPI 摄像头接口信号	不可用作 GPIO 口
159	50R_MIPIRX_DP2	MIPI 摄像头接口信号	不可用作 GPIO 口
160	50R_MIPIRX_DN3	MIPI 摄像头接口信号	不可用作 GPIO 口
161	50R_MIPIRX_DP3	MIPI 摄像头接口信号	不可用作 GPIO 口
162	50R_MIPIRX_CLK0N	MIPI 摄像头接口信号	不可用作 GPIO 口
163	50R_MIPIRX_CLK0P	MIPI 摄像头接口信号	不可用作 GPIO 口
164	50R_MIPIRX_CLK1N	MIPI 摄像头接口信号	不可用作 GPIO 口
165	50R_MIPIRX_CLK1P	MIPI 摄像头接口信号	不可用作 GPIO 口
166	50R_MIPITX_CLK0P	MIPI LCD 接口信号	不可用作 GPIO 口
167	50R_MIPITX_CLK0N	MIPI LCD 接口信号	不可用作 GPIO 口
168	50R_MIPITX_L3P	MIPI LCD 接口信号	不可用作 GPIO 口
169	50R_MIPITX_L3N	MIPI LCD 接口信号	不可用作 GPIO 口
170	50R_MIPITX_L2P	MIPI LCD 接口信号	不可用作 GPIO 口
171	50R_MIPITX_L2N	MIPI LCD 接口信号	不可用作 GPIO 口
172	GND	系统地	

2.5 硬件设计

2.5.1 管脚描述

JH7110 除上述不可用作 GPIO 口、电源引脚和系统地外的信号引脚的其他 GPIO 口都可以复用作其他功能，如 I2C、UART、SPI、I2S、PWM 等等。因篇幅有限，本文描述不尽详细，如有需要，可以通过仔细阅读核心板原理图或 JH7110 的规格书中相关引脚描述获取更



多信息。

2.5.2 核心板 GPIO 电平

GPIO 电源域的电源脚描述如下：

电源域	GPIO 供电电压	描述	JH7110 核心板核心板 IO 电平
GPIO1 Domain	1.8V/3.3V	IO 电压域可配置成 1.8V 或 3.3V, 我司核心板统一配置为 3.3V	3.3V
GPIO2 Domain	1.8V/3.3V	IO 电压域可配置成 1.8V 或 3.3V, 我司核心板统一配置为 3.3V	3.3V
GPIO3 Domain	1.8V/3.3V	IO 电压域可配置成 1.8V 或 3.3V, 我司核心板统一配置为 3.3V	3.3V
GPIO4 Domain	1.8V/3.3V	IO 电压域可配置成 1.8V 或 3.3V, 我司核心板统一配置为 3.3V	3.3V

在做底板设计时,注意外设芯片的 IO 电平要与核心板的 IO 电平保持一致,否则会烧坏 CPU。

2.5.3 电源设计

JH7110 核心板仅需要主电源供电即可正常使用。详细的电源管脚定义如下：

- 91、92、93 脚：5V/3A 电源输入接口，为确保 CPU 稳定可靠工作，务必保证提供足额电流且保证电源纹波电压控制在 100mV 以下，另外电源走线尽可能宽（大于 2mm），换层过孔不小于 5 个；
- 88、89、90 脚：3.3V/1A 电源输出，可用于接口板电源供电（部分外设上电时序有要求，可参考上述核心板引脚定义的描述给对应外设供电）；
- 97、98、99 脚：3.3V/1A 电源输出，可用于接口板电源供电（部分外设上电时序有要求，可参考上述核心板引脚定义的描述给对应外设供电）；
- 100、101 脚：1.8V/500mA 电源输出，可用于底板音频 CODEC 和网络 PHY 芯片的 IO 域供电。

2.5.4 USB 设计

JH7110 核心板有 1 路 USB2.0 和 1 路 USB3.0 口。其中 USB2.0 口在开发板上设计为固件升级（device）和 USB HOST 复用，通过外部 USB 5V 插入做检测并切换为 DEVICE 而升级固件用。

默认 USB2.0 接口能达到 480Mbps 的速度，而 USB3.0 最快能达到 5Gbps 的带宽，因此，对 PCB 走线的要求做特性阻抗匹配。USB 接口的差分对在 PCB 走线时，务必走等长差分线，特性阻抗为 90 欧-/+10%，而且需要有完整的参考平面。

2.5.5 HDMI 设计

JH7110 芯片自带一路 HDMI OUT 控制器，支持 HDMI2.0 协议。核心板上相应的 HDMI 差分对，必须走等长差分线，且阻抗匹配为 100 欧-/+10%，否则会出现 HDMI 画面丢色，断断续续等问题。



2.5.6 MIPI 设计

MIPI 是 2003 年由 ARM, Nokia, ST, TI 等公司成立的一个联盟, 目的是把手机内部的接口如摄像头、显示屏、射频基带接口等标准化, 从而减少手机的设计复杂度, 增加设计的灵活性。MIPI 是一个比较新的标准, 目前比较成熟的应用有 DSI (显示接口) 和 CSI (摄像头接口)。

JH7110 支持 1 路 MIPI DSI 和 1 路 MIPI CSI 接口, 其中 DSI 用于驱动 MIPI 显示屏, CSI 可以外接 MIPI 摄像头。MIPI 接口的数据传输率较高, 在走线时一定要走等长差分线, 且阻抗匹配为 100 欧 $\pm 10\%$ 。



第3章 其他产品介绍

3.1 核心板系列

处理器型号	核心板型号	备注
S5P4418	X4418CV3.5/X4418CV4	180PIN 邮票孔接口
	I4418CV2	200PIN 板对板连接器
S5P6818	X6818CV3.5/X6818CV4	180PIN 邮票孔接口
	I6818CV2	200PIN 板对板连接器
RK3128	X3128CV4	144PIN 邮票孔接口
	I3128CV1	112PIN 邮票孔接口
PX30	X30CV1	144PIN 邮票孔接口
	X30CV2	144PIN 邮票孔接口
RK3288	X3288CV5	180PIN 邮票孔接口
	I3288CV1	220PIN 邮票孔接口
RK3399	X3399CV3	200PIN 邮票孔接口
	X3399CV4/X3399CV5	200PIN 邮票孔接口
RK3399pro	X3399proCV1.2	220PIN 邮票孔接口
RK1808	X1808CV1	144PIN 邮票孔接口
MT8385	X8385CV1	168PIN 邮票孔接口
MT8768	X8768CV1	168PIN 邮票孔接口
A40I	X40ICV2	172PIN 邮票孔接口
T507	X507CV2	172PIN 邮票孔接口
RK3566	X3566CV2/X3566CV3	200PIN 邮票孔接口
RK3566	I3566CV1	172PIN 邮票孔接口
RK3568	X3568CV2/X3568CV3	200PIN 邮票孔接口
RK3568	I3568CV1	172PIN 邮票孔接口
RK3588	I3588CV1	320PIN 板对板连接器
RK3588S	X5388SCV1	200PIN 邮票孔接口

3.2 开发板系列

处理器型号	开发板型号	备注
S5P4418	x4418 开发板	x4418cv3 评估板
S5P6818	x6818 开发板	x6818cv3 评估板
	i6818 开发板	i6818cv2 评估板
RK3128	X3128 开发板	x3128cv4 评估板
	I3128 开发板	I3128CV1 评估板
PX30	X30 开发板	x30cv1 评估板
RK3288	x3288 开发板	x3288cv3 评估板
	i3288 开发板	i3288cv1 评估板
RK3399	x3399 开发板	x3399cv3/x3399cv4 评估板
RK3399pro	x3399pro 开发板	x3399pro 评估板



RK1808	x1808 开发板	x1808cv1 评估板
MT8385	X8385 开发板	X8385CV1 评估板
MT8768	X8768 开发板	X8768CV1 评估板
A40I	X40I 开发板	X40ICV2 评估板
T507	X507 开发板	X507CV2 评估板
RK3566	X3566 开发板	X3566CV1 评估板
RK3566	I3566 公板	I3566CV1 评估板
RK3568	X3568 开发板	X3568CV2 评估板
RK3568	I3568 公板	I3568CV1 评估板
RK3588	I3588 开发板	I3588CV1 评估板
RK3588S	X3588S 开发板	X3588SCV1 评估板

3.3 卡片电脑系列

处理器型号	卡片电脑型号	备注
S5P4418	ibox4418 卡片电脑	
S5P6818	ibox6818 卡片电脑	
RK3399	ibox3399 卡片电脑	
RK3568	ibox3568 卡片电脑	

说明：产品详细规格，以及更多其他产品请关注九鼎创展官方网站和论坛。