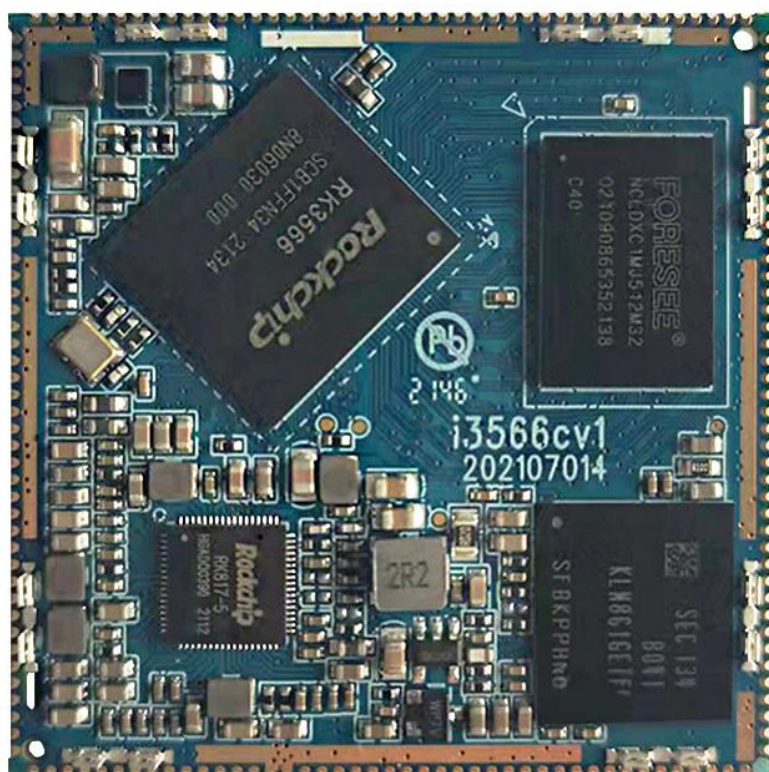


# X3566CV4 核心板

## 用户手册



深圳市九鼎创展科技有限公司

[www.9tripod.com](http://www.9tripod.com)



## 版权声明

本手册版权归属深圳市九鼎创展科技有限公司所有，并保留一切权力。非经九鼎创展同意(书面形式)，任何单位及个人不得擅自摘录本手册部分或全部，违者我们将追究其法律责任。

敬告：

在售开发板的手册会经常更新，请在 <http://www.9tripod.com> 网站下载最新手册，不再另行通知。

## 版本说明

版本号	日期	作者	描述
Rev.01	2022-3-29	九鼎创展	原始版本



## 技术支持

如果您对文档有所疑问，您可以在办公时间（星期一至星期五上午 9:00~12:00；下午 1:30~6:00）通过拨打技术支持电话、E-mail、留言到 BBS 论坛（<http://bbs.9tripod.com>）。

网 址： [www.9tripod.com](http://www.9tripod.com)

E - mail: [supports@9tripod.com](mailto:supports@9tripod.com)

## 销售与服务网络

公司：深圳市九鼎创展科技有限公司

地址：深圳市宝安区洪浪北二路信义领御研发中心 1 栋 1412-1416

电话：0755-33121205

网址：<http://www.9tripod.com>

论坛：<http://bbs.9tripod.com>，<http://x.9tripod.com>

淘宝：<http://armeasy.taobao.com>

阿里：<http://armeasy.1688.com>

速卖通：[www.aliexpress.com/store/2340163](http://www.aliexpress.com/store/2340163)

技术交流 QQ 群	QQ 群号
X4418/ibox4418 论坛	199358213
x6818/ibox6818 论坛	189920370
RK 平台交流一群	159144256
RK 平台交流二群	573696929
RK 平台交流三群	817913100
MTK 平台交流群	630291376
全志平台交流群	436993280



热烈欢迎广大同仁扫描右侧九鼎创展官方公众微信号，关注有礼，您将优先得知九鼎创展最新动态！



## 目录

版权声明.....	2
第 1 章 X3566 核心板简介.....	6
1.1 产品简介.....	6
1.2 功能特性.....	6
1.3 核心板特性.....	6
1.3.1 特性参数.....	6
1.3.2 核心板外观.....	7
1.3.3 核心板结构图.....	8
第 2 章 引脚定义.....	10
2.1 核心板引脚定义 1.....	10
2.2 核心板引脚定义 2.....	11
2.3 核心板引脚定义 3.....	13
2.4 核心板引脚定义 4.....	14
第 3 章 回流温度曲线设定.....	17
第 4 章 核心板版本差异.....	18
第 5 章 其他产品介绍.....	19
5.1 核心板系列.....	19
5.2 开发板系列.....	19
5.3 卡片电脑系列.....	20



## 第 1 章 X3566 核心板简介

### 1.1 产品简介

X3566 核心板采用 8 层板沉金工艺设计，确保稳定可靠，可以批量用于平板电脑，车机，学习机，POS 机，游戏机，行业监控等多种领域。核心板对应有用于评估测试用的底板，上面留有丰富的外设，几乎可以演示 RK3566 芯片的全部功能。同时硬件电路基于平板方案，支持软件开关机，休眠唤醒等。液晶板默认采用 7 寸 MIPI 液晶屏，或 7 寸 RGB 屏，用户也可以根据自己的需要接其他尺寸的屏幕。

X3566 核心板适用于工控，电力，通讯，医疗，媒体，安防，车载，金融，消费电子，手持设备，游戏机，显示控制，教学仪器等多种领域。可广泛用于 POS，游戏机，教学实验平台，多媒体终端，PDA，点菜机，广告机等领域。

### 1.2 功能特性

- 内核：ARM Cortex-A55 四核；
- 主频：1.8GHz\*4；
- 内存：1GB/2GB/4GB/8GB LPDDR4/LPDDR4X，标配 2GB；
- Flash：标配 16GB；
- 4 路 USB HOST2.0 接口，其中 1 路 TypeA 型 USB 座复用做 USB OTG 口，另外 3 路通过 PH 座引出；

### 1.3 核心板特性

X3566CV4 核心板具有以下特性：

- 最小尺寸，仅 45mm\*45mm；
- 引出高达 172PIN 管脚；
- 使用 RK817 PMU，保证工作稳定可靠；
- 使用 LPDDR4/LPDDR4X/DDR4 设计，支持 1GB/2GB/4GB/8GB 容量；
- 支持 android/linux 操作系统；
- 支持千兆有线以太网；
- 产品稳定可靠，经过大量高低温，反复重启等可靠性实验；

#### 1.3.1 特性参数

系统配置	
CPU	RK3566
主频	四核 A55(1.8GHz)
内存	标配 2GB，硬件兼容 1GB/4GB/8GB
存储器	4GB/8GB/16GB emmc 可选，标配 16GB
电源 IC	使用 RK817，支持适配器、电池供电

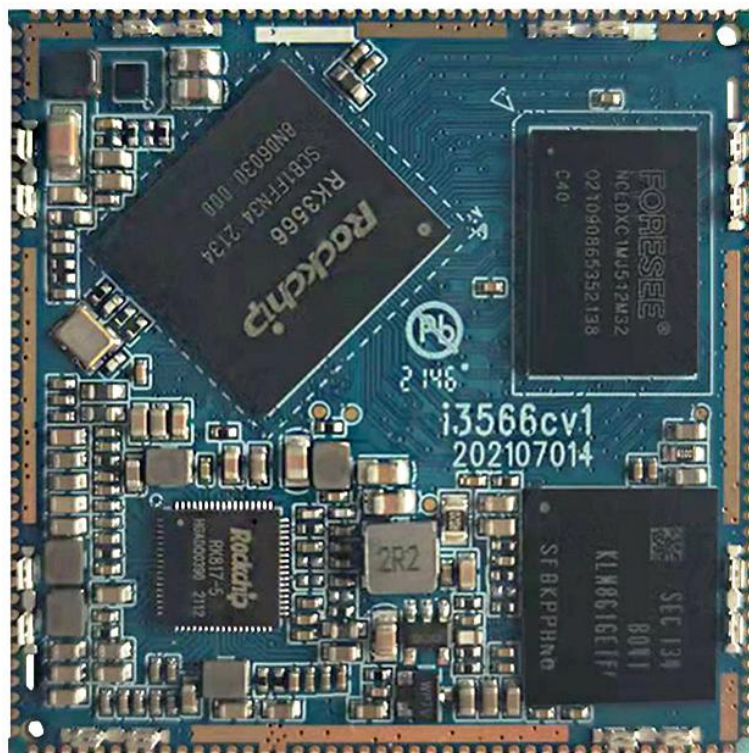
接口参数	
LCD 接口	支持 DSI/LVDS/EDP/HDMI 接口输出
Touch 接口	电容触摸
音频接口	支持耳机喇叭直接输出，支持录放音



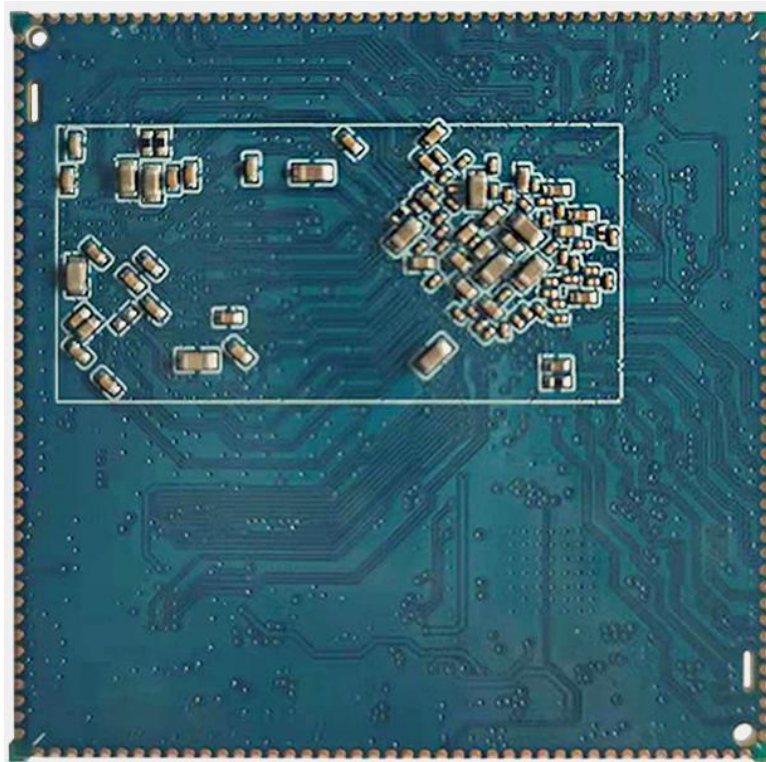
SD 卡接口	2 路 SDIO 输出通道
emmc 接口	板载 emmc 接口，管脚不另外引出
以太网接口	支持 1 路千兆以太网
USB HOST2.0 接口	1 路 HOST2.0
USB HOST3.0 接口	1 路 HOST3.0
OTG 接口	1 路 OTG 接口
UART 接口	10 路串口，支持带流控串口
PWM 接口	16 路 PWM 输出
IIC 接口	6 路 IIC 输出
SPI 接口	4 路 SPI 输出
ADC 接口	2 路 ADC 输出（有 6 路未引出）
Camera 接口	CSI/BT601/BT656/BT1120/RAW 输入

电气特性	
VBUS 输入电压	5V/2A
VBAT 输入电压	3.5 到 4.2V，典型值 3.7V
工作温度	-10~70 度
储存温度	-10~40 度
翘曲度	不超过 0.5%

### 1.3.2 核心板外观



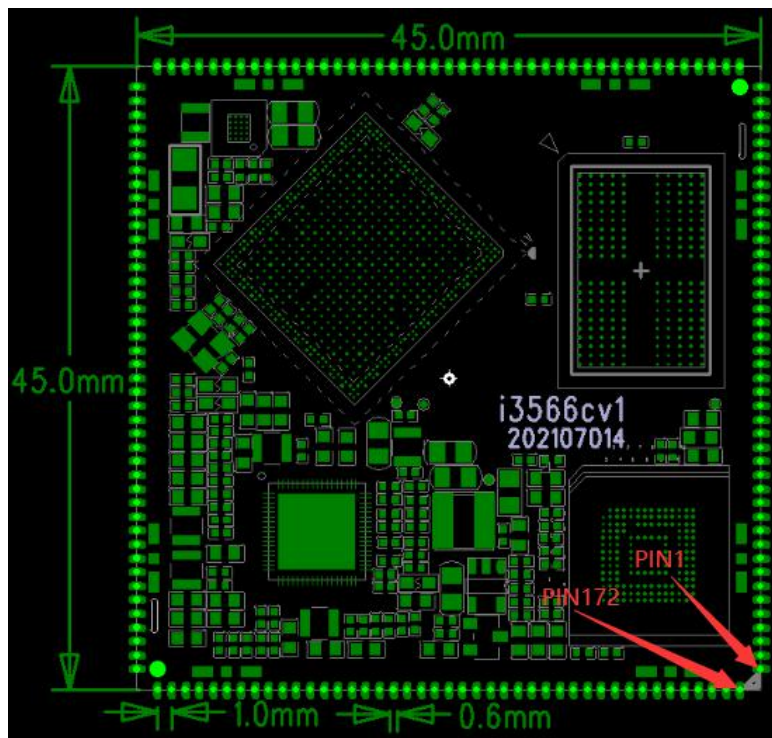
核心板正面图



核心板背面图

### 1.3.3 核心板结构图

核心板结构尺寸及管脚排列：



结构参数

外观	邮票孔方式
----	-------





核心板尺寸	45mm*45mm*3mm
引脚间距	1.0mm
引脚焊盘尺寸	1.3mm*0.6mm
引脚数量	172PIN
板层	8 层
翘曲度	不超过 0.5%



## 第2章 引脚定义

### 2.1 核心板引脚定义 1

核心板引脚定义 1			
引脚编号	信号	类型	功能描述
1	GPIO2_B7	GPIO	UART6_RTS_M0,SPI1_MOSI_M0,I2S2_SCLK_RX_M0
2	GPIO2_B1	GPIO	UART8_RTS_M0,I2C4_SDA_M1,SDMMC1_PWREN
3	GPIO2_B2	GPIO	UART8_CTS_M0,I2C4_SCL_M1,SDMMC1_DET
4	GND	参考地	
5	ADC2	ADC 输入	ADC 输入通道 2
6	ADC1	ADC 输入	ADC 输入通道 1
7	ADC0	ADC 输入	ADC 输入通道 0
8	GPIO1_B2	GPIO	I2S1_SDO3_M0,I2S1_SDI1_M0
9	GPIO1_B1	GPIO	I2S1_SDO2_M0,I2S1_SDI2_M0
10	GPIO1_B0	GPIO	I2S1_SDO1_M0,I2S1_SDI3_M0
11	GPIO1_A0	GPIO	UART3_RX_M0,I2C3_SDA_M0
12	GPIO1_A1	GPIO	UART3_TX_M0,I2C3_SCL_M0
13	GPIO4_C0	GPIO	CIF_CLKOUT,PWM11_IR_M1
14	GPIO4_C1	GPIO	CIF_CLKIN,GMAC1_MCLKINOUT_M1,UART1_CTS_M1,I2S2_SCLK_RX_M1
15	GPIO4_B6	GPIO	CIF_HREF,GMAC1_MDC_M1,UART1_RTS_M1,I2S2_MCLK_M1
16	GPIO4_B7	GPIO	CIF_VSYNC,GMAC1_MDIO_M1,I2S2_SCLK_TX_M1
17	GPIO4_A5	GPIO	CIF_8BIT_D7
18	GPIO4_A4	GPIO	CIF_8BIT_D6
19	GPIO4_A3	GPIO	CIF_8BIT_D5
20	GPIO4_A2	GPIO	CIF_8BIT_D4
21	GPIO4_A1	GPIO	CIF_8BIT_D3
22	GPIO4_A0	GPIO	CIF_D10
23	GPIO3_D7	GPIO	CIF_D9,GMAC1_TXD3_M1,UART1_RX_M1
24	GPIO3_D6	GPIO	CIF_D8,GMAC1_TXD2_M1,UART1_TX_M1
25	GPIO4_B3	GPIO	I2C4_SCL_M0,ETH1_REFCLKO_25_M_M1,SPI3_CLK_M0,I2S2_SDO_M1



26	GPIO4_B2	GPIO	I2C4_SDA_M0,GMAC_RXER_M1,SP I3_MOSI_M0,I2S2_SDI_M1
27	GPIO4_B4	GPIO	I2C2_SDA_M1,BT656_CLK_M1
28	GPIO4_B5	GPIO	I2C2_SCL_M1,I2S1_SDO3_M1
29	GPIO0_C7	GPIO	PWM0_M1,UART0_CTS
30	GPIO4_A7	GPIO	CAM_CLKOUT0,GMAC1_RXD0_M1 ,SPI3_CS1_M0,I2S1_LRCK_RX_M1
31	GPIO4_A6	GPIO	GMAC1_TXEN_M1,SPI3_CS0_M0,I2 S1_SCLK_RX_M1
32	GPIO4_B1	GPIO	GMAC1_RXDV_CRS_M1,I2S1_SDO 2_M1
33	GPIO4_B0	GPIO	CAMCLKOUT1,GMAC1_RXD1_M1, SPI3_MISO_M0,I2S1_SDO0_M1
34	GPIO3_C7	GPIO	CIF_D1,SDMMC2_D1_M0,I2S1_SCL K_TX_M1
35	GPIO3_C6	GPIO	CIF_D0,SDMMC2_D0_M0,I2S1_MC LK_M1
36	GPIO3_D5	GPIO	CIF_D7,SDMMC2_PWREN_M0,I2S1 _SDI3_M1
37	GPIO3_D4	GPIO	CIF_D6,SDMMC2_DET_M0,I2S1_SD I2_M1
38	GPIO3_D3	GPIO	CIF_D5, SDMMC2_CLK_M0, I2S1_SDI1_M1
39	GPIO3_D2	GPIO	CIF_D4, SDMMC2_CMD_M0, I2S1_SDI0_M1
40	GPIO3_D1	GPIO	CIF_D3,SDMMC2_D3_M0,I2S1_SDO 0_M1
41	GPIO3_D0	GPIO	CIF_D2,SDMMC2_D2_M0,I2S1_LRC K_TX_M1
42	GPIO4_C6	GPIO	PWM13_M1,SPI3_CS0_M1,UART9_ RX_M1,I2S3_SDI_M1
43	GPIO4_C5	GPIO	PWM12_M1,SPI3_MISO_M1,UART9 _TX_M1,I2S3_SDO_M1

## 2.2 核心板引脚定义 2

核心板引脚定义 2			
引脚 编号	信号	类型	描述
44	GPIO4_C4	GPIO	SPDIF_TX_M2,I2S3_LRCK_M1
45	GPIO4_C3	GPIO	PWM15_IR_M1,SPI3_MOSI_M1,I2S3 _SCLK_M1
46	GPIO4_C2	GPIO	PWM14_M1,SPI3_CLK_M1,I2S3_MC



			LK_M1
47	GPIO3_C2	GPIO	BT1120_D14,SPI1_MISO_M1,UART5_TX_M1,I2S1_SDO3_M2
48	GPIO3_C3	GPIO	BT1120_D15,SPI1_CLK_M1,UART5_RX_M1, I2S1_SCLK_RX_M2
49	USB2_HOST2_DM	USB 差分对	USB2_HOST2_DM
50	USB2_HOST2_DP	USB 差分对	USB2_HOST2_DP
51	GND	参考地	
52	GPIO3_C5	GPIO	PWM15_IR_M0,SPDIF_TX_M1,GMAC1_MDIO_M0,UART7_RX_M1,I2S1_LRCK_RX_M2
53	GPIO3_C4	GPIO	PWM14_M0,GMAC1_MDC_M0,UART7_TX_M1
54	GPIO3_B4	GPIO	I2C5_SDA_M0,GMAC1_RXER_M0
55	GPIO3_B7	GPIO	PWM12_M0,GMAC1_TXEN_M0,UART3_TX_M1
56	GPIO3_A3	GPIO	BT1120_D2,GMAC1_TXD3_M0,I2S3_SCLK_M0,SDMMC2_D2_M1
57	GPIO3_A2	GPIO	BT1120_D1,GMAC1_TXD2_M0,I2S3_MCLK_M0,SDMMC2_D1_M1
58	GPIO3_B6	GPIO	PWM11_IR_M0,BT1120_D12,I2C3_SDA_M1,GMAC1_TXD1_M0
59	GPIO3_B5	GPIO	PWM10_M0,BT1120_D11,I2C3_SCL_M1,GMAC1_TXD0_M0
60	GPIO3_A6	GPIO	BT1120_CLK,GMAC1_TXCLK_M0,I2S3_SDI_M0,SDMMC2_CLK_M1
61	GPIO3_B3	GPIO	BT1120_D9,I2C5_SCL_M0,GMAC1_RXDV_CRS_M0
62	GPIO3_B1	GPIO	PWM8_M0,BT1120_D7,GMAC1_RXD0_M0,UART4_RX_M1
63	GPIO3_B2	GPIO	PWM9_M0,BT1120_D8,GMAC1_RXD1_M0, UART4_TX_M1
64	GPIO3_A4	GPIO	BT1120_D3,GMAC1_RXD2_M0,I2S3_LRCK_M0,SDMMC_D3_M1
65	GPIO3_A5	GPIO	BT1120_D4,GMAC1_RXD3_M0,I2S3_SDO_M0, ,SDMMC_CMD_M1
66	GPIO3_A7	GPIO	BT1120_D5,GMAC1_RXCLK_M0,SDMMC2_DET_M1
67	GPIO3_C1	GPIO	BT1120_D13,SPI1_MOSI_M1,I2S1_SDO2_M2
68	GPIO3_B0	GPIO	BT1120_D6,ETH1_REFCLKO_25M_M0, SDMMC_PWREN_M1



69	GPIO3_C0	GPIO	PWM13_M0,GMAC1_MCLKINOUT_M0,UART3_RX_M1,PDM_SDI3_M2
70	MIPI_CSI_RX_D3N	CSI 信号线	MIPI CSI 信号差分对
71	MIPI_CSI_RX_D3P	CSI 信号线	MIPI CSI 信号差分对
72	MIPI_CSI_RX_D2N	CSI 信号线	MIPI CSI 信号差分对
73	MIPI_CSI_RX_D2P	CSI 信号线	MIPI CSI 信号差分对
74	MIPI_CSI_RX_D1N	CSI 信号线	MIPI CSI 信号差分对
75	MIPI_CSI_RX_D1P	CSI 信号线	MIPI CSI 信号差分对
76	MIPI_CSI_RX_D0N	CSI 信号线	MIPI CSI 信号差分对
77	MIPI_CSI_RX_D0P	CSI 信号线	MIPI CSI 信号差分对
78	MIPI_CSI_RX_CLK1N	CSI 信号线	MIPI CSI 信号差分对
79	MIPI_CSI_RX_CLK1P	CSI 信号线	MIPI CSI 信号差分对
80	MIPI_CSI_RX_CLK0N	CSI 信号线	MIPI CSI 信号差分对
81	MIPI_CSI_RX_CLK0P	CSI 信号线	MIPI CSI 信号差分对
82	GND	参考地	
83	MIPI_DSI_TX0_CLKN/LVDS_TX0_CLKN	DSI 或 LVDS 信号线	DSI 或 LVDS 差分对, 通过程序选择
84	MIPI_DSI_TX0_CLKP/LVDS_TX0_CLKP	DSI 或 LVDS 信号线	DSI 或 LVDS 差分对, 通过程序选择
85	MIPI_DSI_TX0_D3N/LVDS_TX0_D3N	DSI 或 LVDS 信号线	DSI 或 LVDS 差分对, 通过程序选择
86	MIPI_DSI_TX0_D3P/LVDS_TX0_D3P	DSI 或 LVDS 信号线	DSI 或 LVDS 差分对, 通过程序选择

### 2.3 核心板引脚定义 3

核心板引脚定义 3			
引脚编号	信号	类型	描述
87	MIPI_DSI_TX0_D2N/LVDS_TX0_D2N	DSI 或 LVDS 信号线	DSI 或 LVDS 差分对, 通过程序选择
88	MIPI_DSI_TX0_D2P/LVDS_TX0_D2P	DSI 或 LVDS 信号线	DSI 或 LVDS 差分对, 通过程序选择
89	MIPI_DSI_TX0_D1N/LVDS_TX0_D1N	DSI 或 LVDS 信号线	DSI 或 LVDS 差分对, 通过程序选择
90	MIPI_DSI_TX0_D1P/LVDS_TX0_D1P	DSI 或 LVDS 信号线	DSI 或 LVDS 差分对, 通过程序选择
91	MIPI_DSI_TX0_D0N/LVDS_TX0_D0N	DSI 或 LVDS 信号线	DSI 或 LVDS 差分对, 通过程序选择
92	MIPI_DSI_TX0_D0P/LVDS_TX0_D0P	DSI 或 LVDS 信号线	DSI 或 LVDS 差分对, 通过程序选择
93	GPIO4_C7	GPIO	HDMITX_SCL,I2C5_SCL_M1
94	GPIO4_D0	GPIO	HDMITX_SDA,I2C5_SDA_M1



95	GPIO4_D1	GPIO	HDMITX_CEC_M0,SPI3_CS1_M1
96	HDMI_TX_HPDIN	HDMI 插入检测管脚	
97	HDMI_TXCLKN_PORT	HDMI 信号线	HDMI 高速信号差分对
98	HDMI_TXCLKP_PORT	HDMI 信号线	HDMI 高速信号差分对
99	HDMI_TX0N_PORT	HDMI 信号线	HDMI 高速信号差分对
100	HDMI_TX0P_PORT	HDMI 信号线	HDMI 高速信号差分对
101	HDMI_TX1N_PORT	HDMI 信号线	HDMI 高速信号差分对
102	HDMI_TX1P_PORT	HDMI 信号线	HDMI 高速信号差分对
103	HDMI_TX2N_PORT	HDMI 信号线	HDMI 高速信号差分对
104	HDMI_TX2P_PORT	HDMI 信号线	HDMI 高速信号差分对
105	GPIO0_D0	GPIO	UART2_RX_M0, 默认为调试串口
106	GPIO0_D1	GPIO	UART2_TX_M0, 默认为调试串口
107	GPIO0_C0	GPIO	PWM1,UART0_RX
108	GPIO0_C1	GPIO	PWM2,UART0_TX
109	GND	参考地	
110	USB3_HOST1_DP	USB 信号线	USB 高速信号差分对
111	USB3_HOST1_DM	USB 信号线	USB 高速信号差分对
112	USB3_HOST1_SSTXP	USB 信号线	USB 高速信号差分对
113	USB3_HOST1_SSTXN	USB 信号线	USB 高速信号差分对
114	USB3_HOST1_SSRXP	USB 信号线	USB 高速信号差分对
115	USB3_HOST1_SSRXN	USB 信号线	USB 高速信号差分对
116	USB_OTG0_VBUSDET	OTG 检测脚	用于 OTG 管脚识别
117	USB_OTG0_ID	OTG ID 脚	用于 HOST 和 DEVICE 状态判断
118	USB_OTG0_DM	USB 信号线	USB 高速信号差分对
119	USB_OTG0_DP	USB 信号线	USB 高速信号差分对
120	EDP_TX_AUXN	EDP 屏信号线	EDP 屏接口差分对
121	EDP_TX_AUXP	EDP 屏信号线	EDP 屏接口差分对
122	EDP_TX_D3N	EDP 屏信号线	EDP 屏接口差分对
123	EDP_TX_D3P	EDP 屏信号线	EDP 屏接口差分对
124	EDP_TX_D2N	EDP 屏信号线	EDP 屏接口差分对
125	EDP_TX_D2P	EDP 屏信号线	EDP 屏接口差分对
126	EDP_TX_D1N	EDP 屏信号线	EDP 屏接口差分对
127	EDP_TX_D1P	EDP 屏信号线	EDP 屏接口差分对
128	EDP_TX_D0N	EDP 屏信号线	EDP 屏接口差分对
129	EDP_TX_D0P	EDP 屏信号线	EDP 屏接口差分对

## 2.4 核心板引脚定义 4

核心板引脚定义 4			
引脚编号	信号	类型	描述
130	GND	参考地	



131	GPIO0_C4	GPIO	PWM5,SPI0_CS1,UART0_RTS
132	GPIO0_C3	GPIO	PWM4
133	GPIO0_C2	GPIO	
134	GPIO0_A4	GPIO	SDMMC0_DET
135	GPIO2_A2	GPIO	SDMMC0_CLK,UART5_TX
136	GPIO2_A0	GPIO	SDMMC0_D3,UART5_RTS
137	GPIO1_D7	GPIO	SDMMC0_D2,UART5_CTS
138	GPIO1_D6	GPIO	SDMMC0_D1,PWM9,UART2_RX,UA RT6_RX
139	GPIO1_D5	GPIO	SDMMC0_D0,PWM8,UART2_TX,UA RT6_TX
140	GPIO2_A1	GPIO	SDMMC0_CMD,PWM10,UART5_RX
141	SNSN	电池信号脚	电池负极
142	VCC_BAT-	电池负极	电池负极
143	VCC_BAT+	电池正级	电池正级
144	GND	参考地	
145	GND	参考地	
146	VBUS	电源输入	PMIC 5V 电源输入
147	VBUS	电源输入	PMIC 5V 电源输入
148	TS	PMIC GPIO 口	PMIC GPIO 输出
149	SPKP_OUT	喇叭输出	喇叭输出正极
150	SPKN_OUT	喇叭输出	喇叭输出负极
151	MIC1_IN	麦克风输入	麦克风输入通道 1
152	MIC2_IN	麦克风输入	麦克风输入通道 2
153	HPR_OUT	耳机输出	耳机右声道输出
154	HPL_OUT	耳机输出	耳机左声道输出
155	HP_SNS	耳机噪声抑制	耳机噪声抑制管脚，靠近耳机座子下地
156	PMIC_PWRON	开机管脚	PMIC 上电开机管脚，低电平有效
157	PMIC_RESET_KEY	复位管脚	PMIC 复位管脚
158	GPIO2_C3	GPIO	I2S2_LRCK_TX_M0,UART9_RTS,SP I2_MOSI
159	GPIO2_C4	GPIO	I2S2_SDO_M0,UART9_CTS,SPI2_CS 0
160	GPIO2_C5	GPIO	I2S2_SDI_M0,UART8_TX,SPI2_CS1
161	GPIO2_C2	GPIO	I2S2_SCLK_TX_M0,UART7_CTS,SP I2_MISO
162	GPIO2_C1	GPIO	UART7_RTS,SPI2_CLK_M0,I2S2_M CLK_M0
163	GPIO2_B4	GPIO	UART1_TX_M0
164	GPIO2_B3	GPIO	UART1_RX_M0
165	GPIO2_B0	GPIO	SDMMC1_CLK,UART9_TX



166	GPIO2_A7	GPIO	SDMMC1_CMD,UART9_RX
167	GPIO2_A3	GPIO	SDMMC1_D0,UART6_RX
168	GPIO2_A4	GPIO	SDMMC1_D1,UART6_TX
169	GPIO2_A6	GPIO	SDMMC1_D3,UART7_TX
170	GPIO2_A5	GPIO	SDMMC1_D2,UART7_RX
171	GPIO2_B6	GPIO	UART1_CTSn_M0,SPI1_MISO
172	GPIO2_B5	GPIO	UART1_RTSn_M0,SPI1_CLK

说明：所有的 MIPI 差分对，无法复用为普通 GPIO 口。

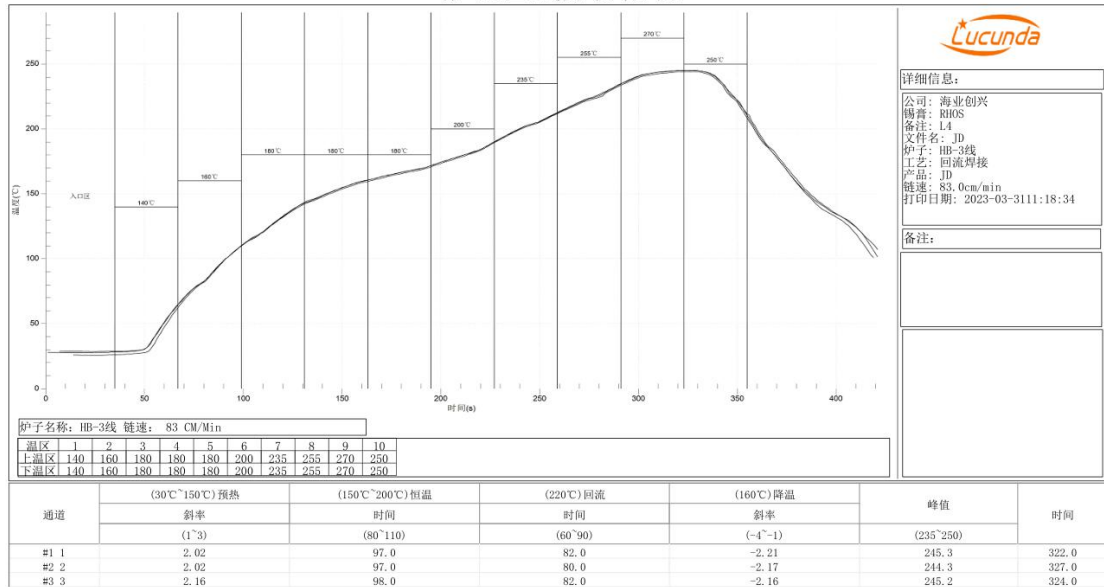




### 第3章 回流温度曲线设定

X3566 核心板在随载板过回流炉焊接时，需要对回流炉温度曲线进行标定。回流炉本身有红外再流焊、气相再流焊等多种方案，且不同品牌温度标定会有区别，以下回流参数，仅供参考。九鼎品牌其他邮票孔核心板也可参考该回流曲线。

炉温曲线分析报告





## 第 4 章 核心板版本差异

版本描述	修改说明	修改目的
X3566CV2001	RK3566 平台 200PIN 55mm*55mm 邮票孔核心板， 容量 2G&16G，DDR4	
X3566CV2002	RK3566 平台 200PIN 55mm*55mm 邮票孔核心板， 容量 4G&16G，DDR4	
X3566CV3001	RK3566 平台 200PIN 55mm*55mm 邮票孔核心板， 容量 2G&16G，LPDDR4	管脚，程序完全兼容 x3568cv2，优化成本
X3566CV3002	RK3566 平台 200PIN 55mm*55mm 邮票孔核心板， 容量 4G&16G，LPDDR4	管脚，程序完全兼容 x3568cv2，优化成本
X3566CV4001	RK3566 平台 172PIN 45mm*45mm 邮票孔核心板， 容量 2G&16G，LPDDR4	原 I3566CV1，文件名变更， 规范文件名称
X3566CV4002	RK3566 平台 172PIN 45mm*45mm 邮票孔核心板， 容量 2G&8G，LPDDR4	原 I3566CV1，文件名变更， 规范文件名称
X3566CV4101	RK3566 平台 172PIN 45mm*45mm 邮票孔核心板， 容量 2G&16G，DDR4	X3566CV4001、 X3566CV4002、 X3566CV4101、 X3566CV4102 四种型号核心 板管脚、程序完全兼容，仅仅 是 DDR 种类、EMMC 容量有 差异
X3566CV4102	RK3566 平台 172PIN 45mm*45mm 邮票孔核心板， 容量 2G&8G，DDR4	X3566CV4001 、 X3566CV4002 、 X3566CV4101 、 X3566CV4102 四种型号核心 板管脚、程序完全兼容，仅仅 是 DDR 种类、EMMC 容量有 差异
X3566CV4103	RK3566 平台 172PIN 45mm*45mm 邮票孔核心板， 容量 4G&16G，DDR4	X3566CV4001 、 X3566CV4002 、 X3566CV4101 、 X3566CV4102 四种型号核心 板管脚、程序完全兼容，仅仅 是 DDR 种类、EMMC 容量有 差异



## 第5章 其他产品介绍

### 5.1 核心板系列

处理器型号	核心板型号	备注
S3C6410	X6410CV1	200PIN 插针接口
S5PV210	X210CV3	180PIN 邮票孔接口
	X210CV4	144PIN 邮票孔接口
	G210CV1	200PIN 金手指接口
	I210CV2	200PIN 插针接口
Exynos4412	X4412CV3	180PIN 邮票孔接口
S5P4418	X4418CV3.3	180PIN 邮票孔接口
	I4418CV2	200PIN 板对板连接器
S5P6818	X6818CV3.3	180PIN 邮票孔接口
	I6818CV2	200PIN 板对板连接器
RK3128	X3128CV4	144PIN 邮票孔接口
	I3128CV1	112PIN 邮票孔接口
PX30	X30CV1	144PIN 邮票孔接口
	X30CV2	144PIN 邮票孔接口
RK3288	X3288CV3	180PIN 邮票孔接口
	I3288CV1	220PIN 邮票孔接口
RK3399	X3399CV3	200PIN 邮票孔接口
	X3399CV4	200PIN 邮票孔接口
RK3399pro	X3399proCV1.2	220PIN 邮票孔接口
RK1808	X1808CV1	144PIN 邮票孔接口
RK3568	X3568CV2	200PIN 邮票孔接口
RK3566	X3566CV1	200PIN 邮票孔接口
MT8385	X8385CV1	168PIN 邮票孔接口
MT8768	X8768CV1	168PIN 邮票孔接口
A40I	X40ICV2	172PIN 邮票孔接口
T507	X507CV2	172PIN 邮票孔接口
RK3566	X3566CV1	200PIN 邮票孔接口
RK3566	I3566CV1	172PIN 邮票孔接口
RK3568	X3568CV2	200PIN 邮票孔接口
RK3568	X3568CV3	200PIN 邮票孔接口

### 5.2 开发板系列

处理器型号	开发板型号	备注
S3C6410	x6410 开发板	x6410cv1 评估板
S5PV210	x210 开发板	x210cv3 评估板
	g210 开发板	g210cv1 评估板
	i210 开发板	i210cv2 评估板



Exynos4412	x4412 开发板	x4412cv3 评估板
S5P4418	x4418 开发板	x4418cv3 评估板
S5P6818	x6818 开发板	x6818cv3 评估板
	i6818 开发板	i6818cv2 评估板
RK3128	X3128 开发板	x3128cv4 评估板
	I3128 开发板	I3128CV1 评估板
PX30	X30 开发板	x30cv1 评估板
RK3288	x3288 开发板	x3288cv3 评估板
	i3288 开发板	i3288cv1 评估板
RK3399	x3399 开发板	x3399cv3/x3399cv4 评估板
RK3399pro	x3399pro 开发板	x3399pro 评估板
RK1808	x1808 开发板	x1808cv1 评估板
MT8385	X8385 开发板	X8385CV1 评估板
MT8768	X8768 开发板	X8768CV1 评估板
A40I	X40I 开发板	X40ICV2 评估板
T507	X507 开发板	X507CV2 评估板
RK3566	X3566 开发板	X3566CV1 评估板
RK3566	I3566 开发板	I3566CV1 评估板
RK3568	X3568 开发板	X3568CV2 评估板

### 5.3 卡片电脑系列

处理器型号	卡片电脑型号	备注
Exynos4412	ibox4412 卡片电脑	
S5P4418	ibox4418 卡片电脑	
S5P6818	ibox6818 卡片电脑	
RK3399	ibox3399 卡片电脑	
RK3568	ibox3568 卡片电脑	

说明：产品详细规格，以及更多其他产品请关注九鼎创展官方网站和论坛。