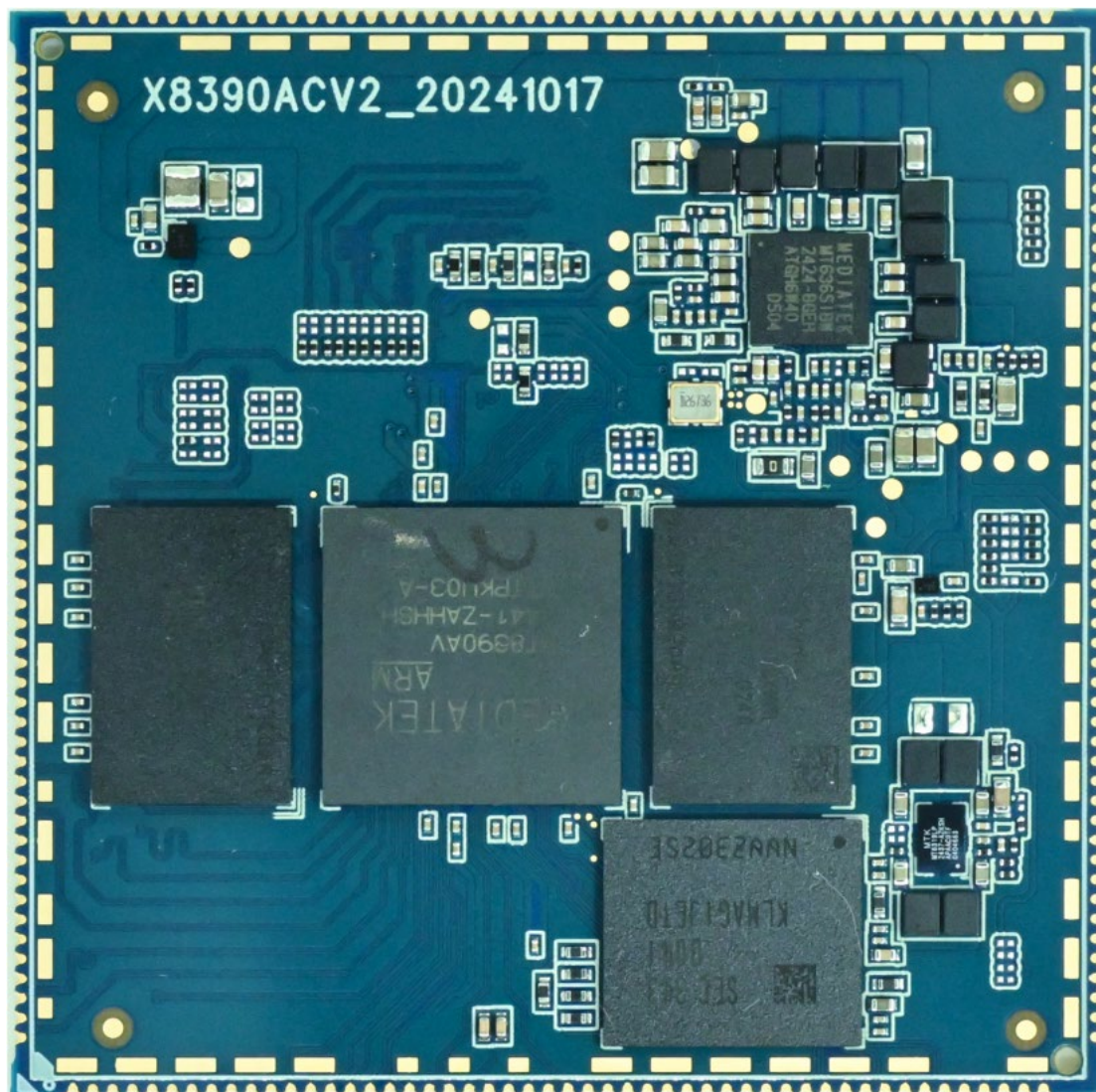


X8390/X8370 核心板

使用手册



深圳市九鼎创展科技有限公司

www.9tripod.com



版权声明

本手册版权归属深圳市九鼎创展科技有限公司所有, 并保留一切权力。非经九鼎创展同意(书面形式), 任何单位及个人不得擅自摘录本手册部分或全部, 违者我们将追究其法律责任。

敬告:

在售开发板的手册会经常更新, 请在 <http://www.9tripod.com> 网站下载最新手册, 不再另行通知。

版本说明

版本号	日期	作者	描述
Rev.01	2025-02-18	九鼎创展	原始版本



技术支持

如果您对文档有所疑问，您可以在办公时间（星期一至星期五上午 9:00~12:00；下午 1:30~6:00）通过技术 QQ 群、E-mail、BBS 论坛（<http://bbs.9tripod.com>）、或联系业务人员获取支持。

网 址： www.9tripod.com

E - mail: supports@9tripod.com

销售与服务网络

公司：深圳市九鼎创展科技有限公司

地址：深圳市宝安区洪浪北二路信义领御研发中心 1 栋 1412-1416

电话：0755-33121205

网址：<http://www.9tripod.com>

论坛：<http://bbs.9tripod.com>，<http://x.9tripod.com>

淘宝：<http://armeasy.taobao.com>

阿里：<http://armeasy.1688.com>

速卖通：www.aliexpress.com/store/2340163

技术交流 QQ 群	QQ 群号
X4418/ibox4418 论坛	199358213
x6818/ibox6818 论坛	580119446
RK3566/3568/3288 交流群	159144256
RK3128/1808/PX30 交流群	573696929
RK3588/3399/3399PRO 交流群	817913100
MTK 平台交流群	630291376
全志平台交流群	436993280



热烈欢迎广大同仁扫描右侧九鼎创展官方公众微信号，关注有礼，您将优先得知九鼎创展最新动态！



目录

版权声明.....	2
第 1 章 X8390 核心板简介.....	6
1.1 产品简介.....	6
1.2 核心板特性.....	6
1.2.1 特性参数.....	6
1.2.2 核心板外观.....	7
1.2.3 核心板结构图.....	8
1.2.4 核心板结构参数.....	9
第 2 章 引脚定义.....	10
2.1 核心板引脚定义 1.....	10
2.2 核心板引脚定义 2.....	11
2.3 核心板引脚定义 3.....	12
2.4 核心板引脚定义 4.....	13
2.5 硬件设计.....	15
2.5.1 管脚描述.....	15
2.5.2 电源设计.....	15
2.5.3 USB 设计.....	15
2.5.4 HDMI 设计.....	15
2.5.5 MIPI 设计.....	15
第 3 章 其他产品介绍.....	16
3.1 核心板系列.....	16
3.2 开发板系列.....	16
3.3 卡片电脑系列.....	17



第1章 X8390 核心板简介

1.1 产品简介

X8390 是基于联发科 MT8390 CPU 的一款开发板，它由深圳市九鼎创展科技有限公司自主研发，生产并销售。MT8390 与 MT8370 是 PIN to PIN 的封装，因此可以共用一个核心板。

MT8390 (Genio 700) 是一款高性能的边缘 AI 物联网平台，广泛应用于智能家居、交互式零售、工业和商业等领域。它采用领先的 6nm 芯片设计，拥有八核 CPU，包括 2 个超级内核：A78 和 6 个效率内核：A55，并配备高达 8GB 的四通道内存。集成的 Mali-G57 GPU 支持双显示和 AV1/H.265/H.264 编解码器。此外，MT8390 还嵌入了强大的多核 AI 处理器，适用于各种边缘 AI 应用。

MT8370(Genio 510)芯片是一款利用超高效的 6nm 制程工艺打造的边缘 AI 平台，具有强大的性能和功能。这款芯片集成了六核 CPU(2x2.2 GHz Arm Cortex-A78 & 4x2.0 GHz Arm Cortex-A55)、Arm Mali-G57 MC2 GPU、集成的 APU(AI 处理器)和 DSP，以及一个 HEVC 编码加速引擎，可以将通过连接的摄像头捕获的视频以最小的空间使用率编码至全高清分辨率。该芯片支持 FHD60+4K60 分辨率的显示输出，具有双显和 AV1/H.265/H.264 编解码器，同时支持 32MP@30fps 相机和 16MP + 16MP @ 30fps 的双摄像头拍摄。灵活的高速 I/O 接口支持 WiFi-6 和 5G Sub-6 模块，以及 1x PCIe Gen2、1x USB3.1、2x USB2.0 OTG/主机和 1x 千兆以太网 MAC 等接口。

1.2 核心板特性

X8390 核心板具有以下特性：

- 最佳尺寸，尽可能的保证引出全部 GPIO 口的同时，尺寸仅 55mm*55mm；
- 系统供电使用 PMU，在保证工作稳定可靠的同时，成本足够低廉；
- 支持多种品牌，多种容量的 emmc；
- 使用 LPDDR4x 设计，最高支持 16GB；
- 支持电源休眠唤醒；
- 支持千兆以太网、MIPI-CSI、MIPI-DSI、PCIE、USB3.0 等高速总线；
- 采用 208PIN 邮票孔封装；

1.2.1 特性参数

系统配置	
CPU	MT8390(2Cortex-A78 +6Cortex-A55)
主频	A78 2.2G/A55 2.0G
RAM	2GB 或 4GB 或 8GB
ROM	4GB 或 8GB 或 16GB 或 32GB 或 64GB
电源 IC	MT6365

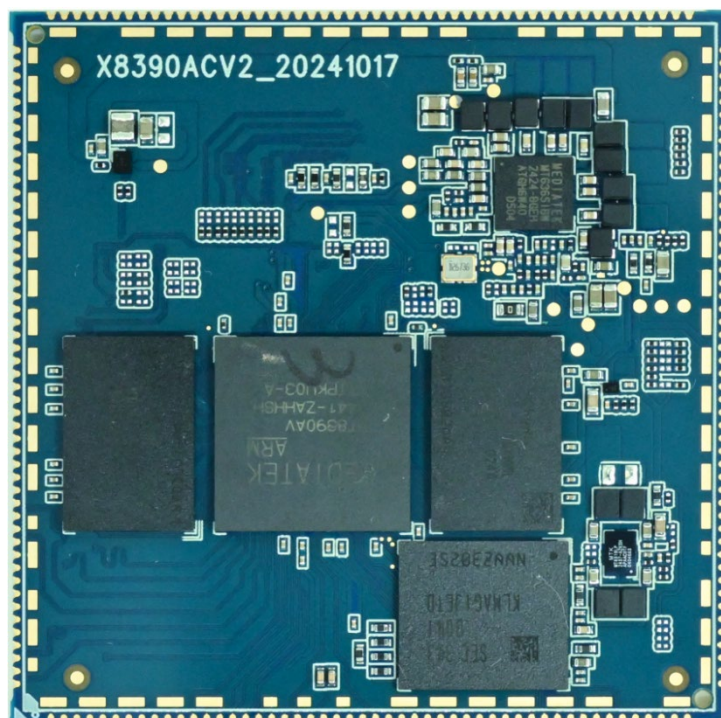
接口参数	
USB 接口	USB3 (OTG/Device)x1,USB2(OTG/Device)x2
PCIE 接口	1 路 PCIE G2(1 lane)
DP 接口	1 路 DisplayPort(4 lane)



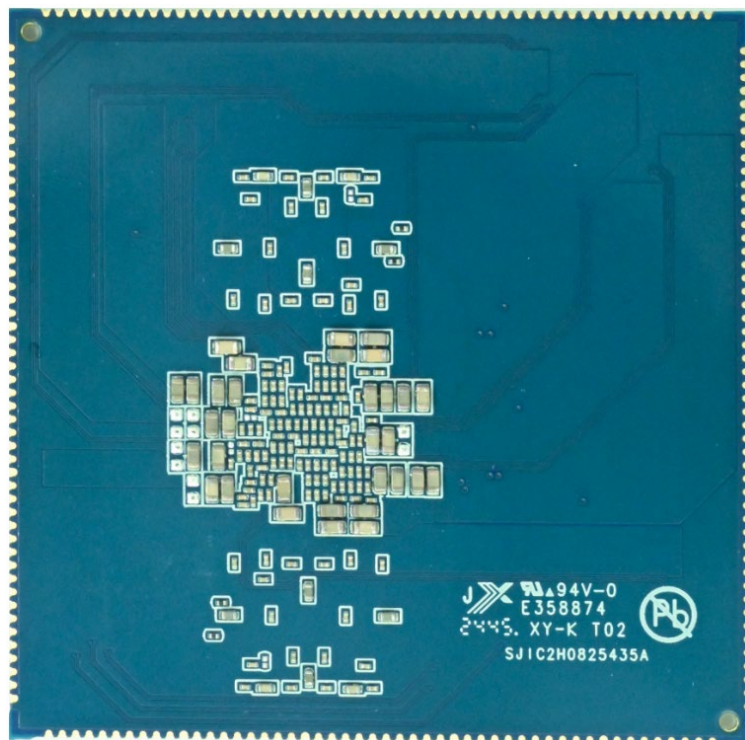
DSI	2 路 MIPI DSI(4 lane)
HDMI 接口	1 路 HDMI TX
eDP	1 路 eDP 接口(2 lane)
CSI	2 路 MIPI CSI(4 lane)
SDIO	2 路 SDIO3.0
SPI	3 路
PWM	4 路
UART	2 路
I2C	3 路
SPMI	1 路 SPMI V2.0
音频接口	4×I2S/8×DMIC/1×PCM/4×SPDIF/6×AUXADC
以太网	1 路千兆以太网
DPI	1 路

电气特性	
输入电压/电流	VSYS 5V/3A
输出电压/电流	VCN33_1_PMU/800mA (用于同电压域外设供电) ; VIO18_PMU/500MA(用于同电压域 IO 上拉);
工作温度	0~70 度
储存温度	-10~50 度

1.2.2 核心板外观



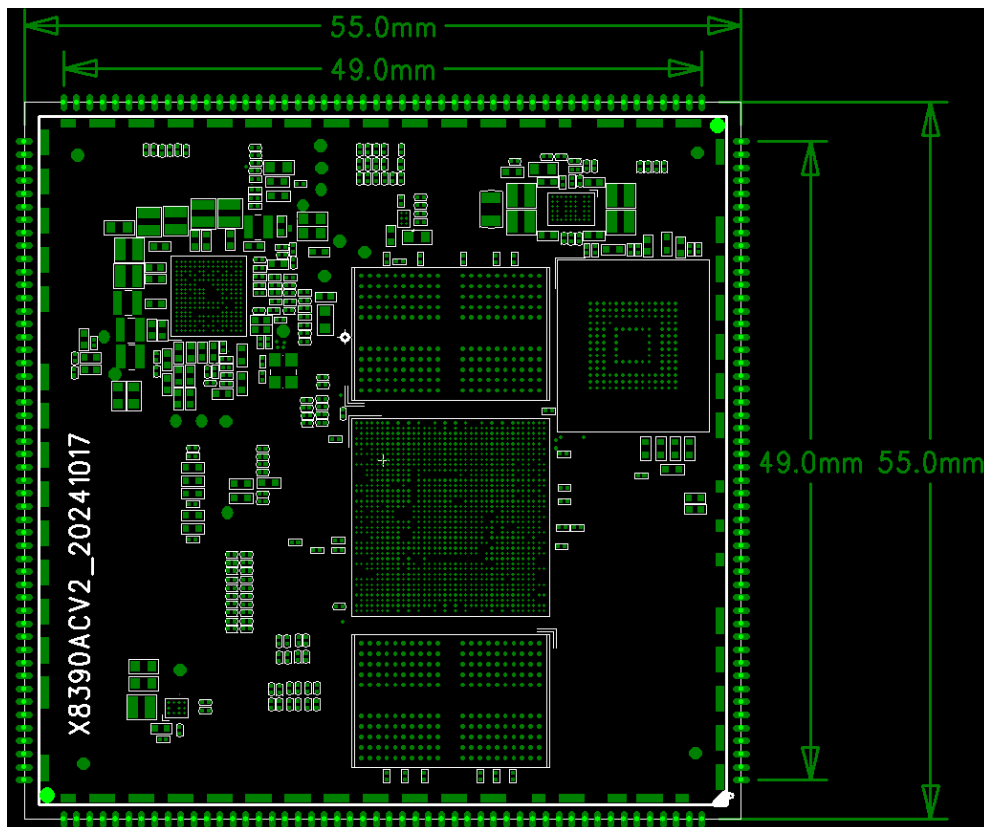
核心板正面图



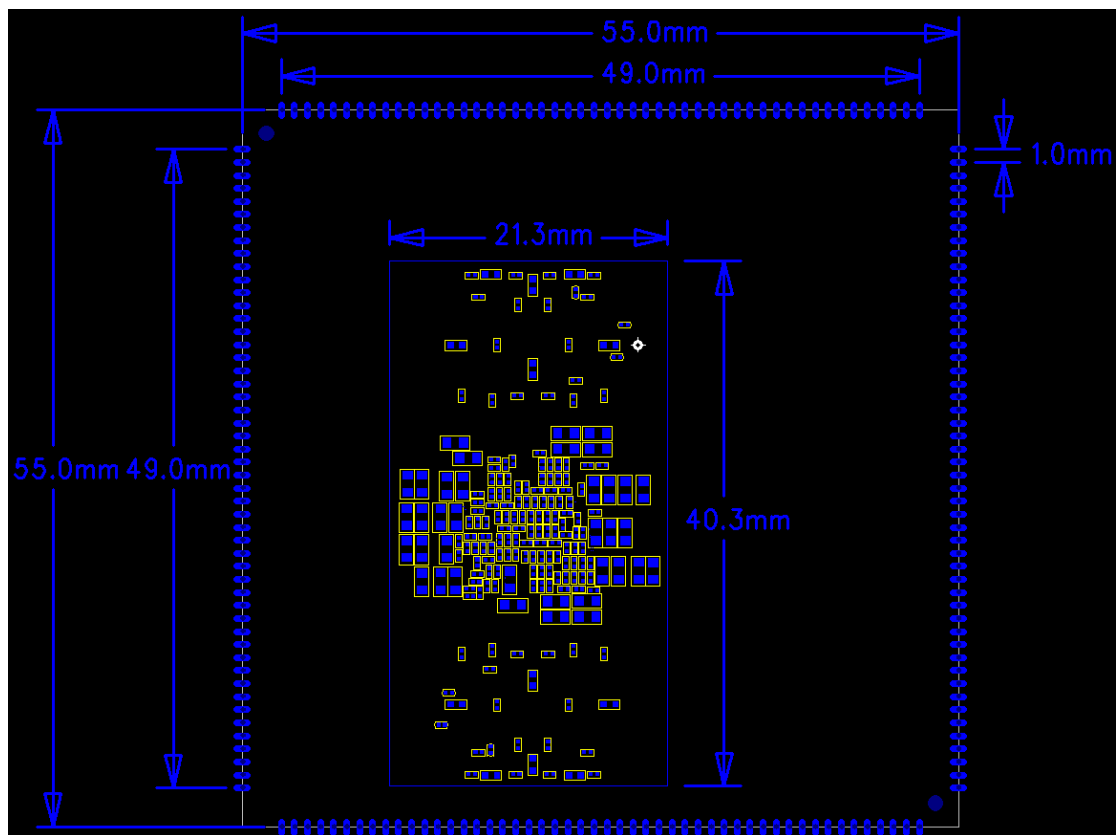
核心板背面图

1.2.3 核心板结构图

核心板结构尺寸及管脚排列:



TOP 层



BOT 层

1.2.4 核心板结构参数

结构参数	
外观	邮票孔封装
核心板尺寸	55mm*55mm*1.2mm
引脚间距	1.0mm
引脚数量	200PIN
板层	8 层
翘曲度	小于 0.5%



第2章 引脚定义

2.1 核心板引脚定义 1

核心板引脚定义 1			
引脚编号	信号	类型	描述
1	GND	系统地	
2	HDMITX_SCL	HDMI I2C 信号	GPIO53
3	HDMITX_SDA	HDMI I2C 信号	GPIO54
4	HDMITX_HTPLG	HDMI 信号	GPIO51
5	HDMITX_CEC	HDMI 信号	GPIO52
6	DPTX_HPD	HDMI 信号	GPIO46
7	HDMITX_PWR5V	HDMI 信号	GPIO50
8	PCM_CLK	PCM 接口信号	GPIO121
9	PCM_SYNC	PCM 接口信号	GPIO122
10	PCM_DO	PCM 接口信号	GPIO123
11	PCM_DI	PCM 接口信号	GPIO124
12	MSDC2_DAT1	SDMMC 接口信号	GPIO172
13	MSDC2_DAT0	SDMMC 接口信号	GPIO171
14	MSDC2_CLK	SDMMC 接口信号	GPIO170
15	MSDC2_CMD	SDMMC 接口信号	GPIO169
16	MSDC2_DAT3	SDMMC 接口信号	GPIO174
17	MSDC2_DAT2	SDMMC 接口信号	GPIO173
18	GND	系统地	
19	SSUSB_RXP	USB3.0 接口信号	不可用作 GPIO
20	SSUSB_RXN	USB3.0 接口信号	不可用作 GPIO
21	SSUSB_TXP	USB3.0 接口信号	不可用作 GPIO
22	SSUSB_TXN	USB3.0 接口信号	不可用作 GPIO
23	USB_DM_P0	USB2.0 接口信号	不可用作 GPIO
24	USB_DP_P0	USB2.0 接口信号	不可用作 GPIO
25	USB_DM_P1	USB2.0 接口信号	不可用作 GPIO
26	USB_DP_P1	USB2.0 接口信号	不可用作 GPIO
27	USB_DM_P2	USB2.0 接口信号	不可用作 GPIO
28	USB_DP_P2	USB2.0 接口信号	不可用作 GPIO
29	GND	系统地	
30	GPIO_CTP1_RSTB	GPIO	GPIO14
31	EINT_CTP1	GPIO	GPIO13
32	RT1715_INT	GPIO	GPIO12
33	CAMERA_3V3_EN	电源使能脚	USB2_VBUS_VALID
34	LCM2_EN	电源使能脚	USB2_DRV_VBUS
35	USB1_VBUS_VALID	USB1_VBUS_VALID	USB1_VBUS_VALID
36	USB1_DRV_VBUS	USB1_DRV_VBUS	USB1_DRV_VBUS



37	USB0_VBUS_VALID	USB0_VBUS_VALID	USB0_VBUS_VALID
38	WIFI2_RESET_N	DMIC 信号与 gpio 复用	DMIC1_DAT_R
39	DMIC2_DAT_1	DMIC 信号接口	DMIC2_DAT
40	DMIC1_DAT_1	DMIC 信号接口	DMIC1_DAT
41	DMIC2_CLK_1	DMIC 信号接口	DMIC2_CLK
42	DMIC1_CLK_1	DMIC 信号接口	DMIC1_CLK
43	USB0_IDDIG	USB0_ID 信号	USB0_IDDIG
44	USB0_DRV_VBUS	USB0_DRV_VBUS	USB0_DRV_VBUS
45	KPCOLO	下载按键 ADC	KPCOLO
46	I2S02_D3	I2S 接口信号	I2S02_D3
47	I2S02_D2	I2S 接口信号	I2S02_D2
48	SCL1	I2C 接口信号	GPIO57 复用
49	SDA1	I2C 接口信号	GPIO58 复用
50	SCL4	I2C 接口信号	GPIO63 复用

2.2 核心板引脚定义 2

核心板引脚定义 2			
引脚编号	信号	类型	描述
51	SDA4	I2C 接口信号	GPIO64 复用
52	RESET#_5G	I2S 接口	I2SIN_D3
53	HUB_3V3_EN	I2S 接口	I2SIN_D2
54	GND	系统地	
55	MSDC1_DAT1	SDMMC 接口信号	GPIO166
56	MSDC1_DAT0	SDMMC 接口信号	GPIO165
57	MSDC1_DAT2	SDMMC 接口信号	GPIO167
58	MSDC1_DAT3	SDMMC 接口信号	GPIO168
59	MSDC1_CLK	SDMMC 接口信号	GPIO170
60	MSDC1_CMD	SDMMC 接口信号	GPIO169
61	GND	系统地	
62	SCL5	I2C 接口信号	GPIO65 复用
63	SDA5	I2C 接口信号	GPIO66 复用
64	CMMPDN1	Camera 控制信号	CMMPDN1
65	CMMCLK0_LCM1_BL_EN	Camera 控制信号/LCD 背光信号	CMMCLK0/KPROW1
66	CMMCLK1	Camera 控制信号	CMMCLK1
67	CMMRST1	Camera 控制信号	CMMRST1
68	CMMPDN0_DSI0_LCM_RST	Camera 控制信号/LCD 复位信号	CMMPDN0/DSI0_LCM_RST
69	CMMRST0_LCM1_EN	Camera 控制信号	CMMRST0/I2SIN_D1
70	CAM1_DVDD_EN	SPI 信号接口	SPIM2_MISO
71	CAM1_AVDD28_EN	SPI 信号接口	SPIM2_MOSI
72	CAM0_DVDD_EN	SPI 信号接口	SPIM2_CSB
73	CAM0_AVDD28_EN	SPI 信号接口	SPIM2_CLK
74	BAT_NTC	电池温度监测信号	BATON



75	CS_N_1	电池电溜监测信号	CS_N
76	CS_P_1	电池电流监测信号	CS_P
77	VIO18_PMU	1.8V 输出电源	
78	VBAT	电池 ADC 检测信号	BATADC_P
79	VCN33_1_PMU	DLDO 3.3V	输出电源, 800mA
80	VCN18_PMU	SLDO1 1.8V	输出电源, 1.2A
81	VIO28_PMU	DLDO 2.8V	输出电源, 200mA
82	HOMEKEY	按键	HOMEKEY
83	CHRDETB		CHRDETB
84	GND	系统地	
85	HP_EINT	检测信号	耳机插入检测
86	ACCDET	检测信号	ACCDET
87	AU_LOLN	音频输出信号	喇叭输出
88	AU_LOLP	音频输出信号	喇叭输出
89	AU_HPR	音频输出信号	耳机输出
90	AU_HPL	音频输出信号	耳机输出
91	AU_REFN	音频输出信号	耳机输出
92	AVSS30_AUD		
93	GND	系统地	
94	AU_MICBIAS0	MIC 偏置电压	
95	AU_MICBIAS2	MIC 偏置电压	
96	AU_MICBIAS1	MIC 偏置电压	
97	AU_VINO_P	音频输入信号	不可用作 GPIO
98	AU_VINO_N	音频输入信号	不可用作 GPIO
99	AU_VIN1_P	音频输入信号	不可用作 GPIO
100	AU_VIN1_N	音频输入信号	不可用作 GPIO

2.3 核心板引脚定义 3

核心板引脚定义 3			
引脚编号	信号	类型	描述
101	VSYS	核心板 5V 输入	建议电流 3A 或以上，纹波控制在 100MV 内
102	VSYS	核心板 5V 输入	
103	VSYS	核心板 5V 输入	
104	GND	系统地	
105	GND	系统地	
106	GND	系统地	
107	PWRKEY	电源按键	
108	VPA_PMU	输出电源	
109	SYSRSTB	PMU 使能信号	
110	UART0_RXD	UART 信号接口	UART0_RXD
111	UART0_TXD	UART 信号接口	UART0_TXD
112	UART1_RXD	UART 信号接口	UART1_RXD



113	UART1_TXD	UART 信号接口	UART1_TXD
114	CSI1A_L0P_T0A	MIPI 摄像头接口信号	不可用作 GPIO
115	CSI1A_L0N_T0B	MIPI 摄像头接口信号	不可用作 GPIO
116	CSI1A_L1P_T0C	MIPI 摄像头接口信号	不可用作 GPIO
117	CSI1A_L1N_T1A	MIPI 摄像头接口信号	不可用作 GPIO
118	CSI1A_L2P_T1B	MIPI 摄像头接口信号	不可用作 GPIO
119	CSI1A_L2N_T1C	MIPI 摄像头接口信号	不可用作 GPIO
120	CSI1B_L0P_T0A	MIPI 摄像头接口信号	不可用作 GPIO
121	CSI1B_L0N_T0B	MIPI 摄像头接口信号	不可用作 GPIO
122	CSI1B_L1P_T0C	MIPI 摄像头接口信号	不可用作 GPIO
123	CSI1B_L1N_T1A	MIPI 摄像头接口信号	不可用作 GPIO
124	WIFI2_INT_B	SPI 信号接口	SPIM0_CLK
125	SDIO_DS	SPI 信号接口	SPIM1_CSB
126	HUB_RESET	GPIO	GPIO07
127	GPIO_3V3_EN	GPIO	GPIO09
128	5V_EN	GPIO	GPIO10
129	MASTER_CHG_INT#	SPI 信号接口	SPIM1_MOSI
130	WAKE_ON_WAN#	SPI 信号接口	SPIM1_MISO
131	WCN_3V3_EN	SPI 信号接口	SPIM0_MIO3
132	SLAVE_CHG_INT#	SPI 信号接口	SPIM0_MIO2
133	LCM2_BL_EN	SPI 信号接口	SPIM0_MISO
134	POWER_ON_OFF_5G	SPI 信号接口	SPIM0_MOSI
135	BT2_W0	SPI 信号接口	SPIM0_CSB
136	EINT_CTP0	GPIO	GPIO06
137	GPIO_CTP0_RSTB	GPIO	GPIO05
138	DSI1_LCM_RST	LCD 控制信号接口	DSI1_LCM_RST
139	MSDC1_INSI	GPIO	GPIO02
140	DPI_D5	DPI 信号接口	GPIO136
141	DPI_D7	DPI 信号接口	GPIO138
142	DPI_D8	DPI 信号接口	GPIO139
143	DPI_D2	DPI 信号接口	GPIO133
144	DPI_D0	DPI 信号接口	GPIO131
145	DPI_D6	DPI 信号接口	GPIO137
146	DPI_D1	DPI 信号接口	GPIO132
147	DPI_D11	DPI 信号接口	GPIO142
148	DPI_D15	DPI 信号接口	GPIO146
149	DPI_D4	DPI 信号接口	GPIO135
150	DPI_D12	DPI 信号接口	GPIO143

2.4 核心板引脚定义 4

核心板引脚定义 4			
引脚编号	信号	类型	描述



151	DPI_D9	DPI 信号接口	GPIO140
152	DPI_D13	DPI 信号接口	GPIO144
153	DPI_D3	DPI 信号接口	GPIO134
154	DPI_D10	DPI 信号接口	GPIO141
155	DPI_D14	DPI 信号接口	GPIO145
156	AUXIN3	AUXIN	AUXIN3
157	DPI_VSYNC	DPI 信号接口	
158	DPI_HSYNC	DPI 信号接口	
159	GND	系统地	
160	CSI0B_L0P_DSI0_D2P	MIPI 摄像头/LCD 复用接口信号	不可用作 GPIO
161	CSI0B_L0N_DSI0_D2N	MIPI 摄像头/LCD 复用接口信号	不可用作 GPIO
162	CSI0A_L0P_DSI0_D0P	MIPI 摄像头/LCD 复用接口信号	不可用作 GPIO
163	CSI0A_L0N_DSI0_D0N	MIPI 摄像头/LCD 复用接口信号	不可用作 GPIO
164	CSI0A_L2P_DSI0_CK_P	MIPI 摄像头/LCD 复用接口信号	不可用作 GPIO
165	CSI0A_L2N_DSI0_CK_N	MIPI 摄像头/LCD 复用接口信号	不可用作 GPIO
166	CSI0A_L1P_DSI0_D1P	MIPI 摄像头/LCD 复用接口信号	不可用作 GPIO
167	CSI0A_L1N_DSI0_D1N	MIPI 摄像头/LCD 复用接口信号	不可用作 GPIO
168	CSI0B_L1P_DSI0_D3P	MIPI 摄像头/LCD 复用接口信号	不可用作 GPIO
169	CSI0B_L1N_DSI0_D3N	MIPI 摄像头/LCD 复用接口信号	不可用作 GPIO
170	GND	系统地	
171	DSI1_D2P_EDP_HPD	MIPI LCD /EDP 复用接口信号	不可用作 GPIO
172	DSI1_D2N_EDP_DIS_EN	MIPI LCD /EDP 复用接口信号	不可用作 GPIO
173	DSI1_D0P_EDP_TX0P	MIPI LCD /EDP 复用接口信号	不可用作 GPIO
174	DSI1_D0N_EDP_TX0N	MIPI LCD /EDP 复用接口信号	不可用作 GPIO
175	DSI1_CK_P_EDP_AUX_P	MIPI LCD /EDP 复用接口信号	不可用作 GPIO
176	DSI1_CK_N_EDP_AUX_N	MIPI LCD /EDP 复用接口信号	不可用作 GPIO
177	DSI1_D1P_EDP_TX1P	MIPI LCD /EDP 复用接口信号	不可用作 GPIO
178	DSI1_D1N_EDP_TX1N	MIPI LCD /EDP 复用接口信号	不可用作 GPIO
179	DSI1_D3P_EDP_PWM0	MIPI LCD /EDP 复用接口信号	不可用作 GPIO
180	DSI1_D3N_EDP_POWER_EN	MIPI LCD /EDP 复用接口信号	不可用作 GPIO
181	GND	系统地	
182	HDMITX21_CLK_M	HDMI 输出接口信号	不可用作 GPIO
183	HDMITX21_CLK_P	HDMI 输出接口信号	不可用作 GPIO
184	HDMITX21_CH0_M	HDMI 输出接口信号	不可用作 GPIO
185	HDMITX21_CH0_P	HDMI 输出接口信号	不可用作 GPIO
186	HDMITX21_CH1_M	HDMI 输出接口信号	不可用作 GPIO
187	HDMITX21_CH1_P	HDMI 输出接口信号	不可用作 GPIO
188	HDMITX21_CH2_M	HDMI 输出接口信号	不可用作 GPIO
189	HDMITX21_CH2_P	HDMI 输出接口信号	不可用作 GPIO
190	GND	系统地	
191	DP_LN3_TXN	DP 接口信号	不可用作 GPIO
192	DP_LN3_TXP	DP 接口信号	不可用作 GPIO



193	DP_LN2_TXN	DP 接口信号	不可用作 GPIO
194	DP_LN2_TXP	DP 接口信号	不可用作 GPIO
195	DP_LN1_TXN	DP 接口信号	不可用作 GPIO
196	DP_LN1_TXP	DP 接口信号	不可用作 GPIO
197	DPAUXN	DP 接口信号	不可用作 GPIO
198	DPAUXP	DP 接口信号	不可用作 GPIO
199	DP_LN0_TXN	DP 接口信号	不可用作 GPIO
200	DP_LN0_TXP	DP 接口信号	不可用作 GPIO

2.5 硬件设计

2.5.1 管脚描述

X8390 除上述不可用作 GPIO 口、电源引脚和系统地外的信号引脚的其他 GPIO 口都可以复用作其他功能，如 I2C、UART、SPI、I2S、PWM 等等。因篇幅有限，本文描述不尽详细，如有需要，可以仔细阅读 MT8390_GPIO_Formal_Application_Spec_V0.3.xlsx 中相关管脚的描述获取更多信息。

2.5.2 电源设计

X8390 核心板仅需要主电源供电即可正常使用。详细的电源管脚定义如下：

- 101、102、103 脚：5V/3A 电源输入接口，为确保 CPU 稳定可靠工作，务必保证提供足额电流且保证电源纹波电压控制在 100mV 以下，另外电源走线尽可能宽（大于 2mm），换层过孔不小于 5 个；
- 77 脚：1.8V/600mA 电源输出，可用于底板音频 CODEC 和网络 PHY 芯片的 IO 域供电。

2.5.3 USB 设计

X8390 核心板有 3 路 USB2.0 和 1 路 USB3.0 口。其中 Micro USB 口在开发板上设计为固件升级（device）。

默认 USB2.0 接口能达到 480Mbps 的速度，而 USB3.0 最快能达到 5Gbps 的带宽，因此，对 PCB 走线的要求做特性阻抗匹配。USB 接口的差分对在 PCB 走线时，务必走等长差分线，特性阻抗为 90 欧-/+10%，而且需要有完整的参考平面。

2.5.4 HDMI 设计

X8390 芯片自带一路 HDMI OUT 控制器，支持 HDMI2.0 协议。核心板上相应的 HDMI 差分对，必须走等长差分线，且阻抗匹配为 100 欧-/+10%，否则会出现 HDMI 画面丢色，断断续续等问题。

2.5.5 MIPI 设计

MIPI 是 2003 年由 ARM，Nokia，ST，TI 等公司成立的一个联盟，目的是把手机内部的接口如摄像头、显示屏、射频基带接口等标准化，从而减少手机的设计复杂度，增加设计的灵活性。MIPI 是一个比较新的标准，目前比较成熟的应用有 DSI（显示接口）和 CSI（摄像头接口）。

X8390 支持 2 路 MIPI DSI 和 2 路 MIPI CSI 接口，其中 DSI 用于驱动 MIPI 显示屏，CSI 可以外接 MIPI 摄像头。MIPI 接口的数据传输率较高，在走线时一定要走等长差分线，且阻抗匹配为 100 欧 -/+10%。



第3章 其他产品介绍

3.1 核心板系列

处理器型号	核心板型号	备注
S5P4418	X4418CV3.5/X4418CV4	180PIN 邮票孔接口
	I4418CV2	200PIN 板对板连接器
S5P6818	X6818CV3.5/X6818CV4	180PIN 邮票孔接口
	I6818CV2	200PIN 板对板连接器
RK3128	X3128CV4	144PIN 邮票孔接口
	I3128CV1	112PIN 邮票孔接口
PX30	X30CV1	144PIN 邮票孔接口
	X30CV2	144PIN 邮票孔接口
RK3288	X3288CV5	180PIN 邮票孔接口
	I3288CV1	220PIN 邮票孔接口
RK3399	X3399CV3	200PIN 邮票孔接口
	X3399CV4/X3399CV5	200PIN 邮票孔接口
RK3399pro	X3399proCV1.2	220PIN 邮票孔接口
RK1808	X1808CV1	144PIN 邮票孔接口
MT8385	X8385CV1	168PIN 邮票孔接口
MT8768	X8768CV1	168PIN 邮票孔接口
A40I	X40ICV2	172PIN 邮票孔接口
T507	X507CV2	172PIN 邮票孔接口
RK3566	X3566CV2/X3566CV3	200PIN 邮票孔接口
RK3566	I3566CV1	172PIN 邮票孔接口
RK3568	X3568CV2/X3568CV3	200PIN 邮票孔接口
RK3568	I3568CV1	172PIN 邮票孔接口
RK3588	I3588CV1	320PIN 板对板连接器
RK3588S	X5388SCV1	200PIN 邮票孔接口
JH7110	X7110CV2	172PIN 邮票孔接口
MT8390/MT8370	X8390CV2	200PIN 邮票孔接口

3.2 开发板系列

处理器型号	开发板型号	备注
S5P4418	x4418 开发板	x4418cv3 评估板
S5P6818	x6818 开发板	x6818cv3 评估板
	i6818 开发板	i6818cv2 评估板
RK3128	X3128 开发板	x3128cv4 评估板
	I3128 开发板	I3128CV1 评估板
PX30	X30 开发板	x30cv1 评估板
RK3288	x3288 开发板	x3288cv3 评估板
	i3288 开发板	i3288cv1 评估板



RK3399	x3399 开发板	x3399cv3/x3399cv4 评估板
RK3399pro	x3399pro 开发板	x3399pro 评估板
RK1808	x1808 开发板	x1808cv1 评估板
MT8385	X8385 开发板	X8385CV1 评估板
MT8768	X8768 开发板	X8768CV1 评估板
A40I	X40I 开发板	X40ICV2 评估板
T507	X507 开发板	X507CV2 评估板
RK3566	X3566 开发板	X3566CV1 评估板
RK3566	I3566 公板	I3566CV1 评估板
RK3568	X3568 开发板	X3568CV2 评估板
RK3568	I3568 公板	I3568CV1 评估板
RK3588	I3588 开发板	I3588CV1 评估板
RK3588S	X3588S 开发板	X3588SCV1 评估板
JH7110	X7110 开发板	X7110CV2 开发板
MT8390/MT8370	X8390 开发板	X8390CV2 评估板

3.3 卡片电脑系列

处理器型号	卡片电脑型号	备注
S5P4418	ibox4418 卡片电脑	
S5P6818	ibox6818 卡片电脑	
RK3399	ibox3399 卡片电脑	
RK3568	ibox3568 卡片电脑	

说明：产品详细规格，以及更多其他产品请关注九鼎创展官方网站和论坛。